Лекция №9

Полевые транзисторы. Классификация полевых транзисторов. Устройство и принцип действия полевого транзистора с управляющим р-п переходом. Статические характеристики и параметры транзистора. МДП-транзисторы.

Field-effect transistors. Classification of field-effect transistors. Device and principle of operation of a field-effect transistor with a control p-n junction. Static characteristics and parameters of the transistor. TIR transistors.



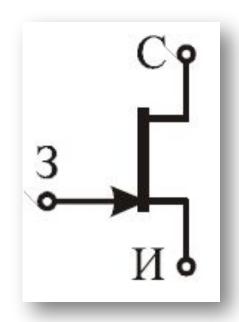
Полевые транзисторы Field Effect Transistors

- **Транзистор** это электронный прибор с двумя электронными переходами и тремя выводами.
- Униполярные транзисторы это транзисторы с одним типом носителей зарядов.
- A transistor is an electronic device with two electronic junctions and three leads.
- Unipolar transistors are transistors with a single type of charge carrier.



- Полевые транзисторы это транзисторы с двумя электронными переходами, с одним типом носителей заряда, с тремя выводами и управляемый сопротивлением *p-n* перехода с помощью электрического поля.
- *Field* effect transistors are transistors with two electronic junctions, with one type of charge carrier, with three leads, and controlled by the resistance of the p-n junction using an electric field.





Электроды полевого транзистора:

- $U ucmo\kappa$ электрод, от которого движутся носители заряда.
- $C-cmo\kappa$ электрод, к которому движутся носители заряда.
- 3 затвор электрод, управляющий сечением канала.

Field FET Electrodes:

- *M* **the source** the electrode from which the charge carriers move.
- C drain electrode, to which the charge carriers move.
- 3 gate electrode, which controls the cross section of the channel.



Классификация полевых транзисторов Classification of FETs

Полевые транзисторы

Field Effect Transistors

С управляющим р-п переходом

With the control p-n junction

С изолированным каналом (МДП-транзистор)

With an isolated channel (MIS transistor)

C каналом n-muna With n-type channel

C каналом **p-muna**With p-type channel

C встроенным каналом
With built-in channel

С индуцированным каналом With induced channel



- Принцип действия: при изменении напряжения $U_{3И}$ (обратного для p-n-переходов) меняется ширина p-n-переходов транзистора за счет изменения толщины запирающего слоя, следовательно изменяется поперечное сечение токопроводящего канала и его проводимость, и в конечном итоге, выходной ток стока I_{C} транзистора.
- **Principle of operation:** when the voltage U_{3H} (reverse for p-n-transitions) changes the width of the p-n-transitions of the transistor due to changes in the thickness of the locking layer, therefore changes the cross-section of the conductive channel and its conductivity, and eventually, the output current flow IC transistor.



Статические характеристики Static characteristics

- Основными статическими характеристиками транзистора с управляющим p-n переходом являются выходные (стоковые) и стоково-затворные (проходные).
- The main static characteristics of a transistor with a control p-n junction are output (stock) and drain-gate (pass-through).

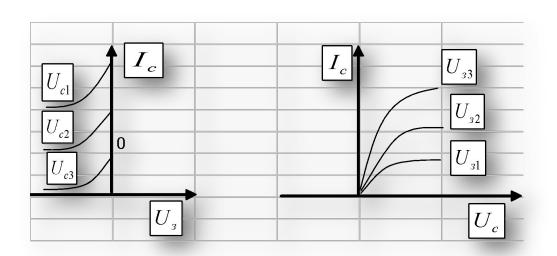
$$I_c = f(U_{3u}, U_{cu})$$

$$U_c = const$$

$$I_c = f(U_c)$$

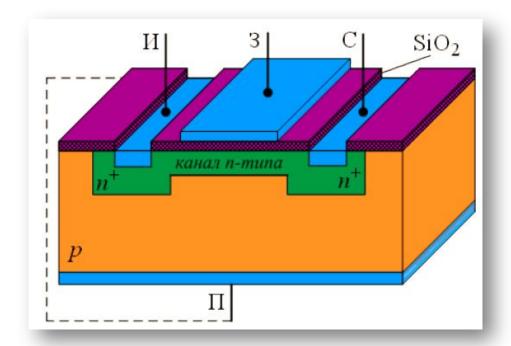
$$U_3 = const$$

$$I_c = f(U_3)$$



МДП-транзисторы MDS-transistors

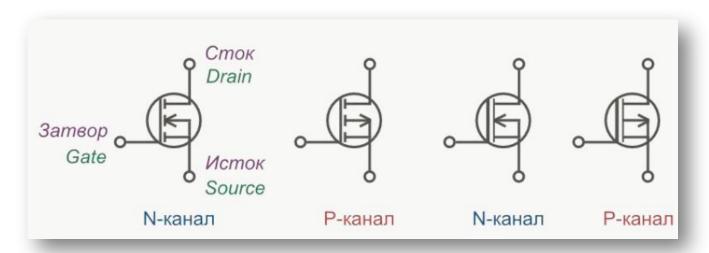
- Конструкция МДП транзистора с каналом п типа
- The construction of a MIS transistor with an n-type channel



- МДП Металл диэлектрик полупроводник
- *MDS Metal dielectric semiconductor*



• **Принцип работы:** при подаче на затвор отрицательного напряжения приповерхностный слой полупроводника n-типа обеднится электронами. При достижении некоторого порогового значения $U_{_{3и}}$ этот слой настолько обеднится электронами, что происходит инверсия и образуется канал p-типа. Меняя $U_{_{3u}}$, можно менять поперечное сечение канала.

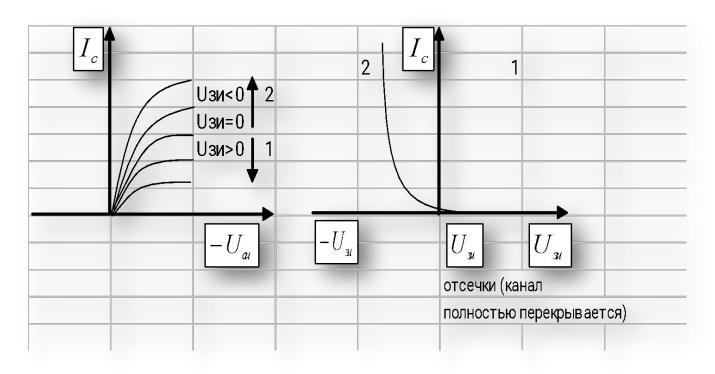


• Principle of operation: when a negative voltage is applied to the gate, the surface layer of an n-type semiconductor is depleted of electrons. When a certain threshold value of USI is Reached, this layer is so depleted of electrons that an inversion occurs and a p-type channel is formed. By changing the USI, you can change the cross-section of the channel.



Статические характеристики МДП транзисторов со встроенным каналом р-типа.

Static characteristics of MDS transistors with a built-in p-type channel.



- 1- режим обеднения
- 2- режим обогащения

- 1 depletion mode
- 2 enrichment mode



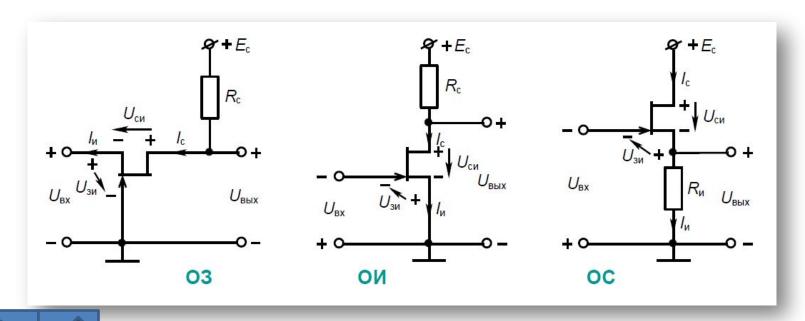
Cxeмы включения полевого транзистора Schemes of inclusion of the field transistor

Полевые транзисторы имеют три схемы включения:

- общий исток (ОИ);
- общий сток (ОС);
- общий затвор (ОЗ).

Field-effect transistors have three switching circuits:

- common source (CS);
- common stock (CS);
- shared shutter (SS).



Особенности полевых транзисторов Features of field-effect transistors

- 1. Возрастает входное сопротивление,
- т. е. снижается потребления тока.
- 2. Слабая зависимость параметров транзистора от температуры.
- 3. Безотказная работа при снижении температуры.
- 4.Повышается радиационная устойчивость.
- 5. Простота изготовления.
- 6.Широкое применение в интегральных схемах за счет увеличения

Однако имеет два недостатка:

- 7. Малый коэффициент усиления.
- 8. Малый диапазон рабочих частот.

- 1. The input resistance increases, i.e. the current consumption decreases.
- 2. A weak dependence of transistor parameters on temperature.
- 3. Trouble-free operation when the temperature decreases.
- 4. Increases radiation resistance.
- 5. Easy to manufacture.
- 6. Wide application in integrated circuits due to increased mounting. However, it has two disadvantages:
- 7. Low gain.
- 8. Small operating frequency range.



Слово	Транскрипция	Перевод
переход	ˈdʒʌŋkʃn	junction
полупроводник	'semikəndaktər	semiconductor
проводимость	kənˈdʌk∫n	conduction
вольт-амперная характеристика	vəʊlt-ˈamˌpɪr ˌkærəktəˈrɪstɪk	volt-ampere characteristic
электрон	ı'lektra:n	electron
запирающий слой	'bærıər 'leıər	barrier layer
область	fi:ld	field
обратное напряжение	rɪˈvɜːrs ˈvəʊltɪdʒ	reverse voltage
прямое напряжение	'fə:rwərd 'vəultıdʒ	forward voltage
дырки	həʊls	holes
направление	ruːt	route
замыкание	ˈlɑːkɪŋ	locking
интегральная микросхема	'intigreitid 's3:rkit	integrated circuit
цепь транзистора	træn'zıstər tʃeɪn	transistor chain
концентрация	ka:nsn'treisn	concentration