

ИНФОРМАТИКА

Лекция №

Основы математической логики

Алгебра логики — это раздел математики, изучающий высказывания, рассматриваемые со стороны их логических значений (истинности или ложности) и логических операций над ними.

Алгебра логики возникла в середине XIX века в трудах английского математика **Джорджа Буля**. Ее создание представляло собой попытку решать традиционные логические задачи алгебраическими методами.

Понятие высказывания

Высказывание - это повествовательное предложение, относительно которого можно определенно сказать, истинно оно или ложно.

Например: "Луна - спутник Земли" - истинное высказывание, "Два больше трех" - ложное высказывание. "Как вы себя чувствуете?", "Будь внимателен!" — не являются высказываниями и в алгебре высказываний не рассматриваются.

Высказывания принято обозначать буквами латинского алфавита. Так, высказывание "Трава — зеленая" можно обозначить буквой *A*, "Лев -птица" - буквой *B* и т. д.

Значения истинности высказываний

В алгебре высказываний отвлекаются от конкретного содержания высказывания и интересуются лишь вопросом, является ли оно истинным или ложным..

Каждому верному высказыванию присваивается значение истинности 1 (истинно), каждому неверному - значение истинности 0 (ложно).

Например, $A = 1, B = 0$.

Операции над высказываниями

Над высказываниями можно производить логические операции.

В результате выполнения операций получаются новые высказывания, истинность которых определяется истинностью исходных высказываний и характером логических операций.

Операция логического умножения

Соединение двух высказываний союзом И называется *логическим умножением*, или *конъюнкцией*.

Эта операция обозначается знаками: \wedge , \bullet , $\&$.

Сложное высказывание $A \& B$ считается истинным только в том случае, если истинны оба входящих в него простых высказывания A и B .

Результат логического произведения легко обобщается на любое число сомножителей (самостоятельно сформулируйте правило).

A	B	A & B
0	0	0
0	1	0
1	0	0
1	1	1

Операция логического сложения

Соединение двух высказываний союзом *ИЛИ* называется *логическим сложением*, или *дизъюнкцией*.

Операция обозначается знаками: \vee , $+$.

Сложное высказывание $A \vee B$ считается истинным в том случае, если истинно хотя бы одно из входящих в него простых высказываний A и B .

Результат логического сложения легко обобщается на любое число слагаемых (самостоятельно сформулируйте правило).

A	B	A \vee B
0	0	0
0	1	1
1	0	1
1	1	1

Операция отрицания

Присоединение частицы НЕ к высказыванию А называется *отрицанием*, или *инверсией*.

Операция обозначается $\sim A$ или $\neg A$, \overline{A} (читается: не А).

Если высказывание истинно, то его отрицание ложно, и наоборот.

A	$\neg A$
0	1
1	0

Операция импликации (если-то)

ЕСЛИ-ТО Операция, выражаемая связками "если ..., то", "из ... следует", "... влечет ...", называется **импликацией** (лат. *implico* — тесно связаны) и обозначается знаком \rightarrow .
Высказывание $A \rightarrow B$ ложно **тогда и только тогда**, когда **A** истинно, а **B** ложно.

Операция импликации

Импликация выражается словосочетанием « если..., то...». По определению импликация $A \rightarrow B$ истинна всегда за исключением случая, когда A истинно, а B ложно.

A	B	$A \rightarrow B$
0	0	1
0	1	1
1	0	0
1	1	1

$$A \rightarrow B = \overline{A} \vee B$$

Операция эквивалентности (равносильно)

РАВНОСИЛЬНО Операция, выражаемая связками "*тогда и только тогда*", "*необходимо и достаточно*", "*... равносильно ...*", называется **эквиваленцией** или двойной импликацией и обозначается знаком \Leftrightarrow или \sim . Высказывание истинно тогда и только тогда, когда значения **A** и **B** совпадают. Например, высказывания "*24 делится на 6 тогда и только тогда, когда 24 делится на 3*", "*23 делится на 6 тогда и только тогда, когда 23 делится на 3*" истинны, а высказывания "*24 делится на 6 тогда и только тогда, когда 24 делится на 5*", "*21 делится на 6 тогда и только тогда, когда 21 делится на 3*" ложны.

Операция эквивалентности

Операция «Эквивалентность» обозначается знаками $\leftrightarrow, =$.

Сложное высказывание $A \leftrightarrow B$ (читается A эквивалентно B) истинно тогда и только тогда, когда A – истинно и B истинно или A – ложно и B – ложно. В остальных случаях $A \leftrightarrow B$ ложно.

A	B	$A \leftrightarrow B$
0	0	1
0	1	0
1	0	0
1	1	1

$$A \leftrightarrow B = (\bar{A} \vee B) \cdot (\bar{B} \vee A)$$

Операция штрих Шеффера

$$A \mid B = \neg (A \& B)$$

A	B	A B
0	0	1
0	1	1
1	0	1
1	1	0

Операция стрелка Пирса

$$A \downarrow B = \neg (A \vee B)$$

A	B	$A \downarrow B$
0	0	1
0	1	0
1	0	0
1	1	0

Операция «Сложение по модулю два»

$$A \oplus B = A \& \neg B \vee \neg A \& B$$

A	B	$A \oplus B$
0	0	0
0	1	1
1	0	1
1	1	0

ЛОГИЧЕСКИЕ ФОРМУЛЫ

Логическая формула —

это логические переменные, связанные логическими операциями.

1. Всякая логическая переменная и символы "истина" ("1") и "ложь" ("0") — формулы.

2. Если A и B — формулы, то \bar{A} , $A \& B$, $A \vee B$, $A \rightarrow B$, $A \leftrightarrow B$ — формулы.

Никаких других формул в алгебре логики нет.

В качестве примера рассмотрим высказывание "если я куплю яблоки или абрикосы, то приготовлю фруктовый тирог". Это высказывание формализуется в виде $(A \vee B) \rightarrow C$. Такая же формула соответствует высказыванию "если Игорь знает английский или японский язык, то он получит место переводчика".

Порядок выполнения логических операций

Отрицание - операция первой степени.

Конъюнкция (логическое умножение) – операция второй степени.

Дизъюнкция (логического сложения) – операция третьей степени.

Скобки используются для изменения порядка выполнения операций.

Тавтология

Если формула на всех наборах значений высказываний принимает значение истина, то это тождественно истинная формула или тавтология.

Пример: $F = (A \vee B) \vee \neg(A \& B)$

A	B	A∨B	A&B	¬(A&B)	F
0	0	0	0	1	1
0	1	1	0	1	1
1	0	1	0	1	1
1	1	1	1	0	1

Противоречие

Если формула на всех наборах значений высказываний принимает значение ложь, то это тождественно ложная формула или противоречие.

Пример: $F = (A \vee B) \vee \neg(A \& B)$

A	B	A&B	$\neg(A\&B)$	F
0	0	0	1	0
0	1	0	1	0
1	0	0	1	0
1	1	1	0	0

В качестве другого примера рассмотрим формулу $\neg A$, которой соответствует, например, высказывание *"Катя самая высокая девочка в классе, и в классе есть девочки выше Кати"*. Очевидно, что эта формула ложна, так как либо A , либо $\neg A$ обязательно ложно. Такие формулы называются **тождественно ложными формулами** или **противоречиями**. Высказывания, которые формализуются противоречиями, называются **логически ложными высказываниями**.

Выполнимая формула

Если формула на некоторых наборах значений высказываний принимает значение истина, то это выполнимая формула.

Пример: $F = (A \vee B) \vee (A \& B)$.

A	B	$A \vee B$	$(A \& B)$	F	
0	0	0	0	0	
0	1	1	0	1	
1	0	1	0	1	
1	1	1	1	1	

Если две формулы A и B одновременно, то есть при одинаковых наборах значений входящих в них переменных, принимают одинаковые значения, то они называются **равносильными**.

Равносильность двух формул алгебры логики обозначается символом "=" или символом " \equiv ". Замена формулы другой, ей равносильной, называется **равносильным преобразованием** данной формулы.

Законы математической логики

Закон	Для ИЛИ	Для И
Коммутативный	$X \vee Y = Y \vee X$	$X \& Y = Y \& X$
Ассоциативный	$X \vee (Y \vee Z) = (X \vee Y) \vee Z$	$X \& (Y \& Z) = (X \& Y) \& Z$
Дистрибутивный	$X \& (Y \vee Z) = X \& Y \vee X \& Z$	$X \vee (Y \& Z) = (X \vee Y) \& (X \vee Z)$
де Моргана	$\neg(X \vee Y) = \neg X \& \neg Y$	$\neg(X \& Y) = \neg X \vee \neg Y$
Идемпотенции	$X \vee X = X$	$X \& X = X$

Законы математической логики. Продолжение.

Название закона	Для дизъюнкции	Для конъюнкции
Поглощение константами	$X \vee 0 = X$ $X \vee 1 = 1$	$X \& 1 = X$ $X \& 0 = 0$
Поглощения	$X \vee (X \& Y) = X$	$X \& (X \vee Y) = X$
Склеивания	$(X \& Y) \vee (\neg X \& Y) = Y$	$(X \vee Y) \& (\neg X \vee Y) = Y$
Закон двойного отрицания $\neg \neg X = X$	Исключенного третьего: $X \vee \neg X = 1$	Противоречия: $X \& \neg X = 0$

Пример доказательства закона дистрибутивности

A	B	C	$B \cdot C$	$A + B \cdot C$	$A + B$	$A + C$	$(A + B) \cdot (A + C)$
0	0	0	0	0	0	0	0
0	0	1	0	0	0	1	0
0	1	0	0	0	1	0	0
0	1	1	1	1	1	1	1
1	0	0	0	1	1	1	1
1	0	1	0	1	1	1	1
1	1	0	0	1	1	1	1
1	1	1	1	1	1	1	1

Преобразования логических выражений

Формулы для отрицания: $\bar{0} = 1, \quad \bar{1} = 0, \quad \overline{\bar{x}} = x.$

Формулы для дизъюнкции:

$$0 \vee x = x, \quad 1 \vee x = 1, \quad x \vee x = x, \quad x \vee \bar{x} = 1,$$

Формулы для конъюнкции: $x \vee y = y \vee x, \quad x \vee y \vee z = (x \vee y) \vee z = x \vee (y \vee z).$

$$0 \cdot x = 0, \quad 1 \cdot x = x, \quad x \cdot x = x, \quad x \cdot \bar{x} = 0,$$

Правило действия со скобками: $x \cdot (y \cdot z) = (x \cdot y) \cdot z = x \cdot (y \cdot z).$

$$x \cdot (y \vee z) = (x \cdot y) \vee (x \cdot z).$$

Операция поглощения:

Операция склеивания: $x \vee xy = x(1 \vee y) = x$ (x поглощает xy),
 $x(x \vee y) = x \vee xy = x$ (x поглощает $x \vee y$).

Формулы де Моргана: $xy \vee x\bar{y} = x(y \vee \bar{y}) = x$ (склеивание по y),

$$(x \vee y)(x \vee \bar{y}) = x \vee xy \vee x\bar{y} \vee y\bar{y} = x \quad (\text{склеивание по } y).$$

$$\overline{x \vee y} = \bar{x} \cdot \bar{y}, \quad \overline{x \cdot y} = \bar{x} \vee \bar{y},$$

$$\overline{x \vee y \vee z} = \bar{x} \cdot \bar{y} \cdot \bar{z}, \quad \overline{xyz} = \bar{x} \vee \bar{y} \vee \bar{z}.$$

Составим таблицу истинности для формулы $x \cdot y \vee \overline{x \vee y} \vee x$

Переменные		Промежуточные логические формулы					Формула
x	y	\overline{x}	$\overline{x \cdot y}$	$x \vee y$	$\overline{x \vee y}$	$x \cdot y \vee \overline{x \vee y}$	$x \cdot y \vee \overline{x \vee y} \vee x$
0	0	1	0	0	1	1	1
0	1	1	1	1	0	1	1
1	0	0	0	1	0	0	1
1	1	0	0	1	0	0	1

КАК УПРОСТИТЬ ЛОГИЧЕСКУЮ ФОРМУЛУ?

Равносильные преобразования логических формул имеют то же назначение, что и преобразования формул в обычной алгебре. Они служат для упрощения формул или приведения их к определённому виду путем использования основных законов алгебры логики.

Под упрощением формулы, не содержащей операций импликации и эквиваленции, понимают *равносильное преобразование*, приводящее к формуле, которая либо содержит по сравнению с исходной меньшее число операций конъюнкции и дизъюнкции и не содержит отрицаний неэлементарных формул, либо содержит меньшее число вхождений переменных.

ПРИЕМЫ И СПОСОБЫ, ПРИМЕНЯЕМЫЕ ПРИ УПРОЩЕНИИ ЛОГИЧЕСКИХ ФОРМУЛ

Законы алгебры логики применяются в следующей последовательности: правило де Моргана, сочетательный закон, правило операций переменной с её инверсией и правило операций с константами.

Примеры упрощения формул

Пример 1.

$$\overline{x} \cdot y \vee \overline{x \vee y} \vee x = \overline{x} \cdot y \vee \overline{x} \cdot \overline{y} \vee x = \overline{x} \cdot (y \vee \overline{y}) \vee x = \overline{x} \vee x = 1$$

(применяется правило де Моргана, выносятся за скобки общий множитель, используется правило операций переменной с её инверсией).

Пример 2.

$$(x \vee y) \cdot (\overline{x} \vee y) \cdot (\overline{x} \vee \overline{y}) = (x \vee y) \cdot (\overline{x} \vee y) \cdot (\overline{x \vee y}) \cdot (\overline{x} \vee \overline{y}) = y \cdot \overline{x}$$

(повторяется второй сомножитель, что разрешено законом идемпотенции; затем комбинируются два первых и два последних сомножителя и используется закон склеивания).

Пример 3.

$$(x \vee y) \cdot (\bar{x} \vee y) \cdot (\bar{x} \vee \bar{y}) = (x \vee y) \cdot (\bar{x} \vee y) (\bar{x} \vee y) \cdot (\bar{x} \vee \bar{y}) = y \cdot \bar{x}$$

(повторяется второй сомножитель, что разрешено законом идемпотенции; затем комбинируются два первых и два последних сомножителя и используется закон склеивания);

Пример 4.

$$\begin{aligned}x \cdot \bar{y} \vee \bar{x} \cdot y \cdot z \vee x \cdot z &= x \cdot \bar{y} \vee \bar{x} \cdot y \cdot z \vee x \cdot z \cdot (y \vee \bar{y}) = \\&= x \cdot \bar{y} \vee \bar{x} \cdot y \cdot z \vee x \cdot y \cdot z \vee x \cdot \bar{y} \cdot z = (x \cdot \bar{y} \vee x \cdot \bar{y} \cdot z) \vee (\bar{x} \cdot y \cdot z \vee x \cdot y \cdot z) = \\&= x \cdot \bar{y} \vee y \cdot z\end{aligned}$$

(вводится вспомогательный логический сомножитель ()); затем комбинируются два крайних и два средних логических слагаемых и используется закон поглощения);

Пример 5.

$$\overline{x \cdot y \vee z} = \overline{x \cdot y} \cdot \overline{z} = (\overline{x} \vee \overline{y}) \cdot \overline{z}$$

(сначала добиваемся, чтобы знак отрицания стоял только перед отдельными переменными, а не перед их комбинациями, для этого дважды применяем правило де Моргана; затем используем закон двойного отрицания).

Пример 5

$$\overline{x \cdot y \vee z} = \overline{x \cdot y} \cdot \overline{z} = (\overline{x} \vee \overline{y}) \cdot \overline{z}$$

(сначала добиваемся, чтобы знак отрицания стоял только перед отдельными переменными, а не перед их комбинациями, для этого дважды применяем правило де Моргана; затем используем закон двойного отрицания);

Пример 6

$$x \cdot y \vee x \cdot y \cdot z \vee x \cdot z \cdot p = x \cdot (y \cdot (1 \vee z) \vee z \cdot p) = x \cdot (y \vee z \cdot p)$$

(выносятся за скобки общие множители; применяется правило операций с константами).

Пример 7

$$\begin{aligned}x \vee \overline{\overline{y \cdot z}} \vee \overline{\overline{\overline{x} \vee y \vee z}} &= x \vee \overline{\overline{y \vee z}} \vee \overline{\overline{\overline{x} \cdot \overline{y} \cdot \overline{z}}} = x \vee \overline{\overline{y \vee z}} \vee x \cdot \overline{y} \cdot z = \\ &= x \vee z \vee (\overline{y \vee x} \cdot \overline{y} \cdot z) = x \vee z \vee \overline{y}\end{aligned}$$

(к отрицаниям неэлементарных формул применяется правило де Моргана; используются законы двойного отрицания и склеивания).

Пример 8

$$\begin{aligned}x \cdot \bar{y} \vee x \cdot y \cdot z \vee x \cdot \bar{y} \cdot z \vee x \cdot \bar{y} \cdot \bar{z} &= x \cdot (\bar{y} \vee y \cdot z \vee \bar{y} \cdot z \vee \bar{y} \cdot \bar{z}) = \\ &= x \cdot ((\bar{y} \vee \bar{y} \cdot z) \vee (y \cdot z \vee \bar{y} \cdot \bar{z})) = x \cdot (\bar{y} \vee \bar{y} \cdot z \vee 1) = x \cdot 1 = x\end{aligned}$$

(общий множитель x выносится за скобки, комбинируются слагаемые в скобках — первое с третьим и второе с четвертым, к дизъюнкции применяется правило операции переменной с её инверсией);

Пример 9

$$\begin{aligned} (x \cdot \bar{y} \vee z) \cdot (\bar{x} \vee y) \vee \bar{z} &= x \cdot \bar{y} \cdot \bar{x} \vee x \cdot \bar{y} \cdot y \vee z \cdot \bar{x} \vee z \cdot y \vee \bar{z} = 0 \vee 0 \vee \\ \vee z \cdot \bar{x} \vee z \cdot y \vee \bar{z} &= z \cdot \bar{x} \vee (z \vee \bar{z}) \cdot (y \vee \bar{z}) = z \cdot \bar{x} \vee 1 \cdot (y \vee \bar{z}) = z \cdot \bar{x} \vee y \vee \\ \vee \bar{z} &= (z \cdot \bar{x} \vee \bar{z}) \vee y = (z \vee \bar{z}) \cdot (\bar{x} \vee \bar{z}) \vee y = 1 \cdot (\bar{x} \vee \bar{z}) \vee y = \bar{x} \vee \bar{z} \vee y \end{aligned}$$

(используются распределительный закон для дизъюнкции, правило операции переменной с ее инверсией, правило операций с константами, переместительный закон и распределительный закон для конъюнкции).

Пример 10

$$\begin{aligned}x \cdot y \cdot (\bar{x} \cdot z \vee \overline{\bar{x} \cdot y \cdot z} \vee z \cdot t) &= x \cdot y \cdot (\bar{x} \cdot z \vee \overline{\bar{x} \cdot y} \vee \bar{z} \vee z \cdot t) = \\ &= x \cdot y \cdot (\bar{x} \cdot z \vee x \cdot y \vee \bar{z} \vee z \cdot t) = x \cdot y \vee x \cdot y \cdot \bar{z} \vee x \cdot y \cdot z \cdot t = x \cdot y\end{aligned}$$

(используются правило де Моргана, закон двойного отрицания и закон поглощения).

Из этих примеров видно, что при упрощении логических формул не всегда очевидно, какой из законов алгебры логики следует применить на том или ином шаге. Навыки приходят с опытом.

Какая связь между алгеброй логики и двоичным кодированием?

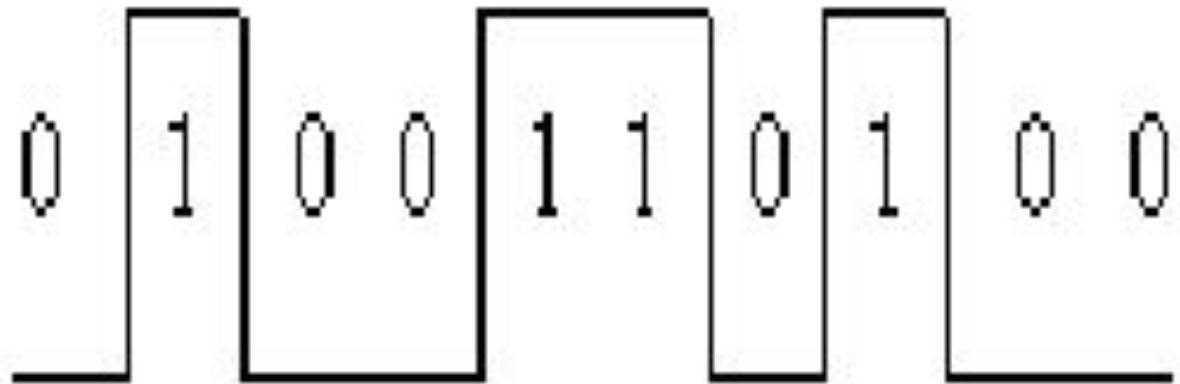
Математический аппарат алгебры логики очень удобен для описания того, как функционируют аппаратные средства компьютера, поскольку основной системой счисления в компьютере является двоичная, в которой используются цифры 1 и 0, а значений логических переменных тоже два: “1” и “0”.

1. одни и те же устройства компьютера могут применяться для обработки и хранения как числовой информации, представленной в двоичной системе счисления, так и логических переменных;
2. на этапе конструирования аппаратных средств алгебра логики позволяет значительно упростить логические функции, описывающие функционирование схем компьютера, и, следовательно, уменьшить число элементарных логических элементов, из десятков тысяч которых состоят основные узлы компьютера.

В электронных устройствах компьютера двоичные единицы чаще всего кодируются более высоким уровнем напряжения, чем двоичные нули (или наоборот), например:

5 вольт

0 вольт



Переключательная схема

В компьютерах и других автоматических устройствах широко применяются электрические схемы, содержащие сотни и тысячи переключательных элементов: реле, выключателей и т.п. Разработка таких схем весьма трудоёмкое дело. Оказалось, что здесь с успехом может быть использован аппарат алгебры логики.

Каждый переключатель имеет только два состояния: замкнутое и разомкнутое. Переключателю X поставим в соответствие логическую переменную x , которая принимает значение 1 в том и только в том случае, когда переключатель X замкнут и схема проводит ток; если же переключатель разомкнут, то x равен нулю.

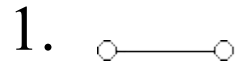


Схема не содержит переключателей и проводит ток всегда, следовательно $F=1$.

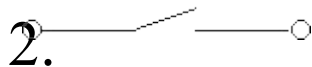


Схема содержит один постоянно разомкнутый контакт, следовательно $F=0$.

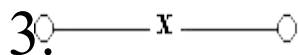


Схема проводит ток, когда переключатель x замкнут, и не проводит, когда x разомкнут, следовательно, $F(x) = x$.



Схема проводит ток, когда переключатель x разомкнут, и не проводит, когда x замкнут, следовательно, $F(x) = \bar{x}$;

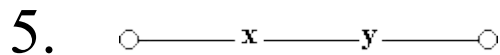


Схема проводит ток, когда оба переключателя замкнуты, следовательно, $F(x) = x \cdot y$.

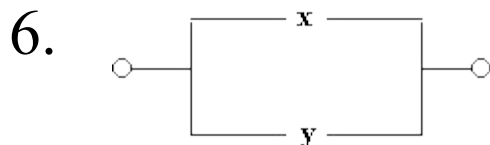


Схема проводит ток, когда хотя бы один из переключателей замкнут, следовательно, $F(x) = x \vee y$.

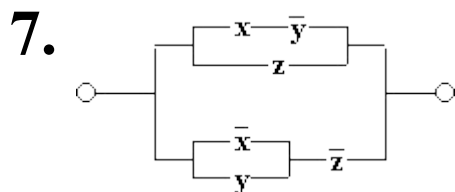


Схема состоит из двух параллельных ветвей и описывается функцией

$$F(x, y, z) = (x \cdot \bar{y}) \vee z \vee (\bar{x} \vee y) \cdot \bar{z}$$

Две схемы называются равносильными, если через одну из них проходит ток тогда и только тогда, когда он проходит через другую (при одном и том же входном сигнале).

При рассмотрении переключательных схем возникают две основные задачи: **синтез и анализ схемы.**

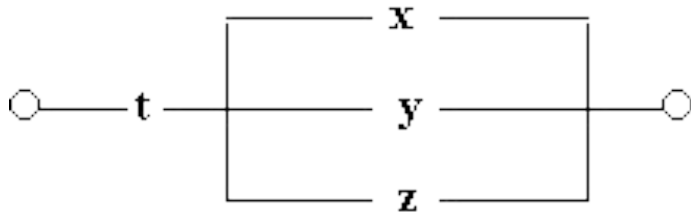
СИНТЕЗ СХЕМЫ по заданным условиям ее работы сводится к следующим трём этапам:

1. составлению функции проводимости по таблице истинности, отражающей эти условия;
2. упрощению этой функции;
3. построению соответствующей схемы.

Пример 1

Задача 1. Построим схему, содержащую 4 переключателя x , y , z и t , такую, чтобы она проводила ток тогда и только тогда, когда замкнут контакт переключателя t и хотя бы какой-нибудь из остальных трёх контактов.

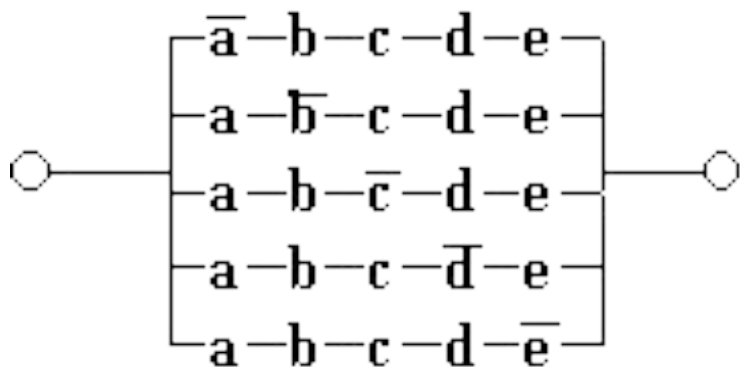
Решение. В этом случае можно обойтись без построения таблицы истинности. Очевидно, что функция проводимости имеет вид $F(x, y, z, t) = t \cdot (x \vee y \vee z)$, а схема выглядит так:



Пример 2

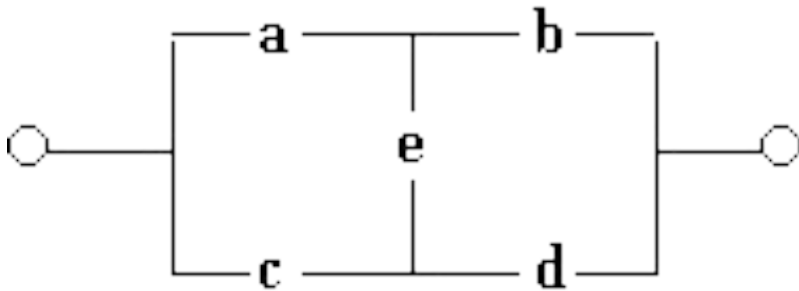
Задача 2. Построим схему с пятью переключателями, которая проводит ток в том и только в том случае, когда замкнуты ровно четыре из этих переключателей.

Решение : $F(a, b, c, d, e) = \bar{a} \cdot b \cdot c \cdot d \cdot e \vee a \cdot \bar{b} \cdot c \cdot d \cdot e \vee a \cdot b \cdot \bar{c} \cdot d \cdot e \vee a \cdot b \cdot c \cdot \bar{d} \cdot e \vee a \cdot b \cdot c \cdot d \cdot \bar{e}$



Пример 3

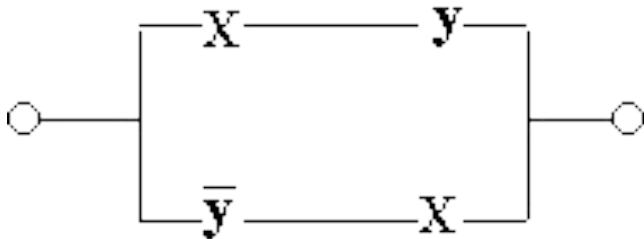
Задача 3. Найдем функцию проводимости схемы:



Решение. Имеется четыре возможных пути прохождения тока при замкнутых переключателях a, b, c, d, e : через переключатели a, b ; через переключатели a, e, d ; через переключатели c, d и через переключатели c, e, b . Функция проводимости $F(a, b, c, d, e) = a \cdot b \vee a \cdot e \cdot d \vee c \cdot d \vee c \cdot e \cdot b$.

Пример 4

Задача 4. Упростить схему.



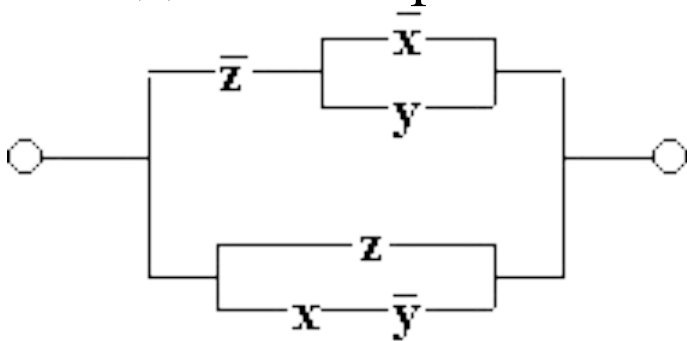
Решение:

$$F(x, y) = x \cdot y \vee \bar{y} \cdot x = x \cdot (y \vee \bar{y}) = x \cdot 1 = x$$



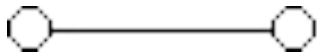
Пример 5

Задача 5. Упростить схему.



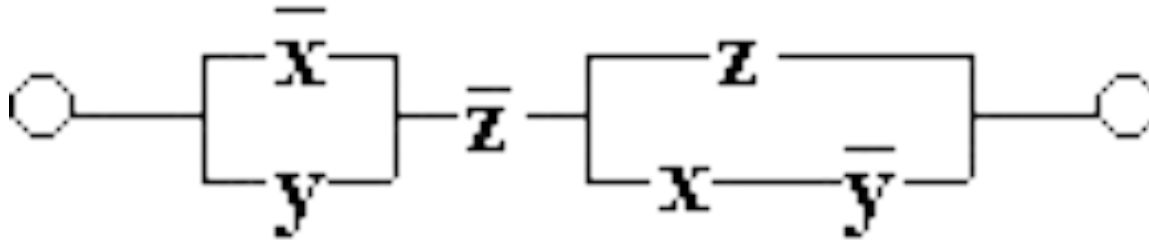
$$\text{Решение : } F(x, y, z) = \bar{z} \cdot (\bar{x} \vee y) \vee (z \vee x \cdot \bar{y}) = 1$$

Упрощенная схема:



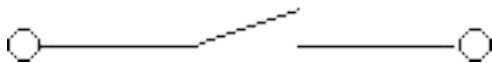
Пример 6

Задача 6. Упростить схему.



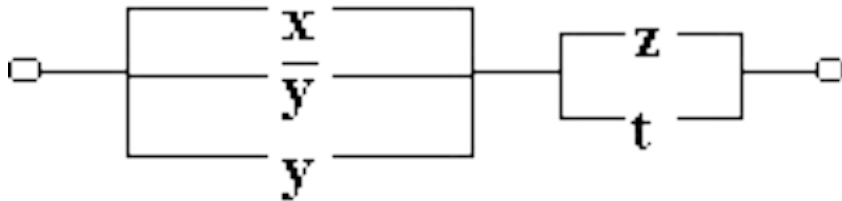
$$\begin{aligned} \text{Решение : } F(x, y, z) &= (\bar{x} \vee y) \cdot \bar{z} \cdot (z \vee x \cdot \bar{y}) = (\bar{x} \cdot \bar{z} \vee y \cdot \bar{z}) \cdot (z \vee x \cdot \bar{y}) = \\ &= \bar{x} \cdot \bar{z} \cdot z \vee \bar{x} \cdot \bar{z} \cdot x \cdot \bar{y} \vee y \cdot \bar{z} \cdot z \vee y \cdot \bar{z} \cdot x \cdot \bar{y} = 0 \vee 0 \vee 0 \vee 0 = 0 \end{aligned}$$

Упрощенная схема:



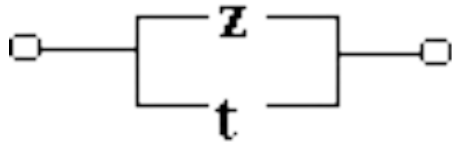
Пример 7

Задача 7. Упростить схему.



Решение : $F(x, y, z, t) = (x \vee \bar{y} \vee y) \cdot (z \vee t) = 1 \cdot (z \vee t) = z \vee t$

Упрощенная схема:



ЛОГИЧЕСКИЙ ЭЛЕМЕНТ КОМПЬЮТЕРА

Логический элемент компьютера — это часть электронной логической схемы, которая реализует элементарную логическую функцию.

Логическими элементами компьютеров являются электронные схемы **И**, **ИЛИ**, **НЕ**, **И—НЕ**, **ИЛИ—НЕ** и другие (называемые также вентилями), а также триггер.

ФУНКЦИИ ЛОГИЧЕСКИХ ЭЛЕМЕНТОВ

Схема «И» реализует операцию логического умножения двух или более логических значений.

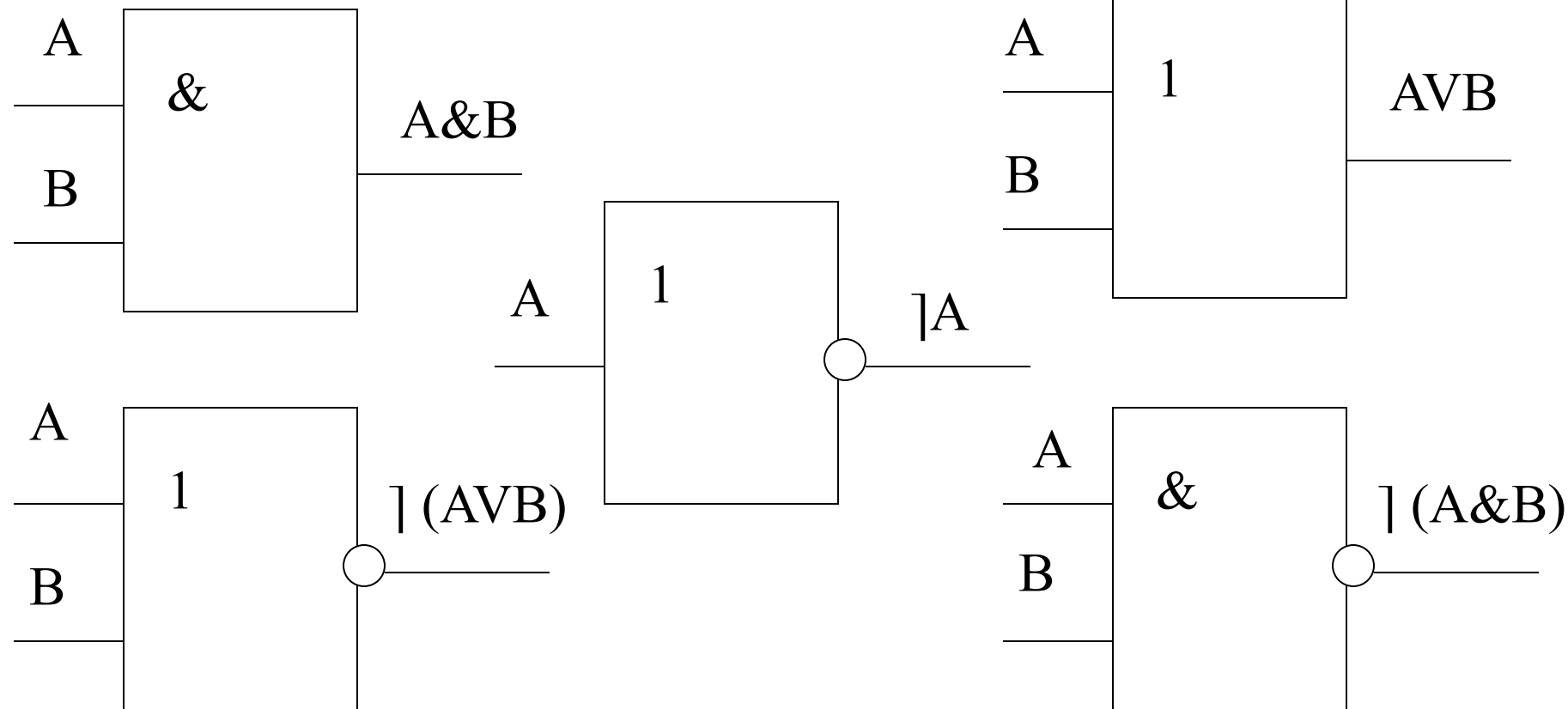
Схема «ИЛИ» реализует логическое сложение двух или более логических значений.

Схема «НЕ» реализует логическое отрицание логического значения.

Схема «И-НЕ» реализует отрицание результата схемы «И».

Схема «ИЛИ-НЕ» реализует отрицание схемы «ИЛИ».

Обозначение логических элементов



Построение электронной схемы по логическому выражению

1. Найдем группу операций одного типа выполняемых в последнюю очередь. Обозначим количество операций группы через k .
2. Выберем логический элемент. Соответствующий логическим операциям группы.
3. Свяжем с выходом логического элемента результат логического выражения.
4. Определим количество входов логического элемента.
5. Установим порядок выполнения логических операций.
6. Удалим из исходного логического выражения операции найденной группы.
7. Сопоставим каждому полученному выражению один из входов выбранного логического элемента.

Логический элемент НЕ (инвертор).

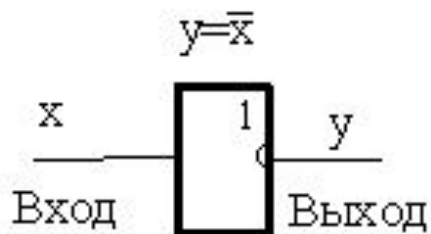


Рис.2.4. Графическое обозначение логического элемента НЕ

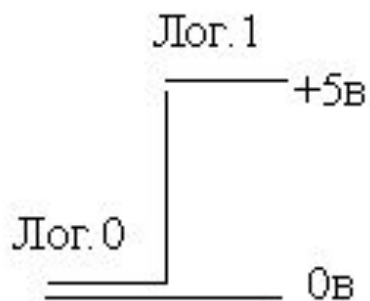


Рис.2.5. Диаграммы сигналов, соответствующих логическим значениям "0" и "1"

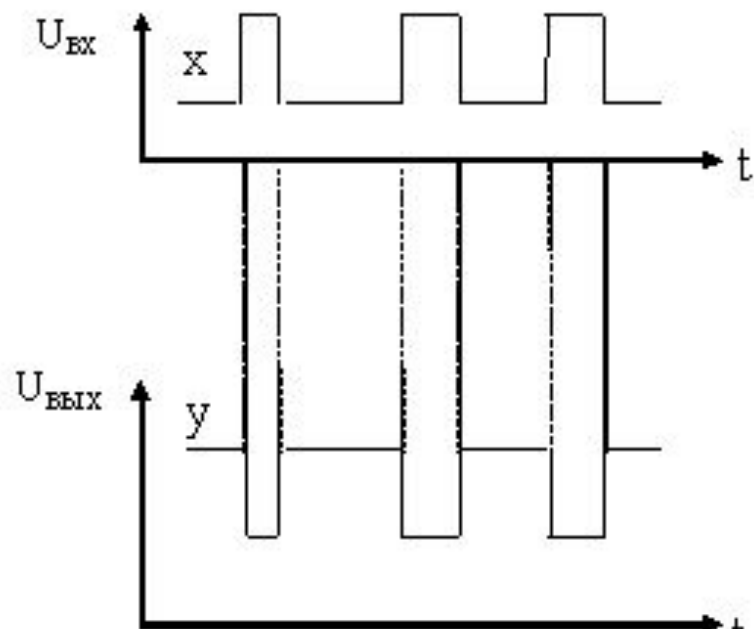


Рис.2.6. Временные диаграммы сигналов на входе и выходе элемента НЕ

Логический элемент И

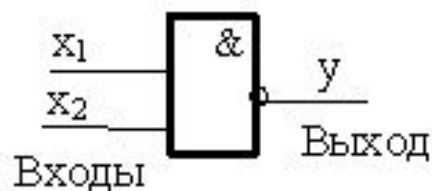


Рис.2.7. Графическое обозначение логического элемента И

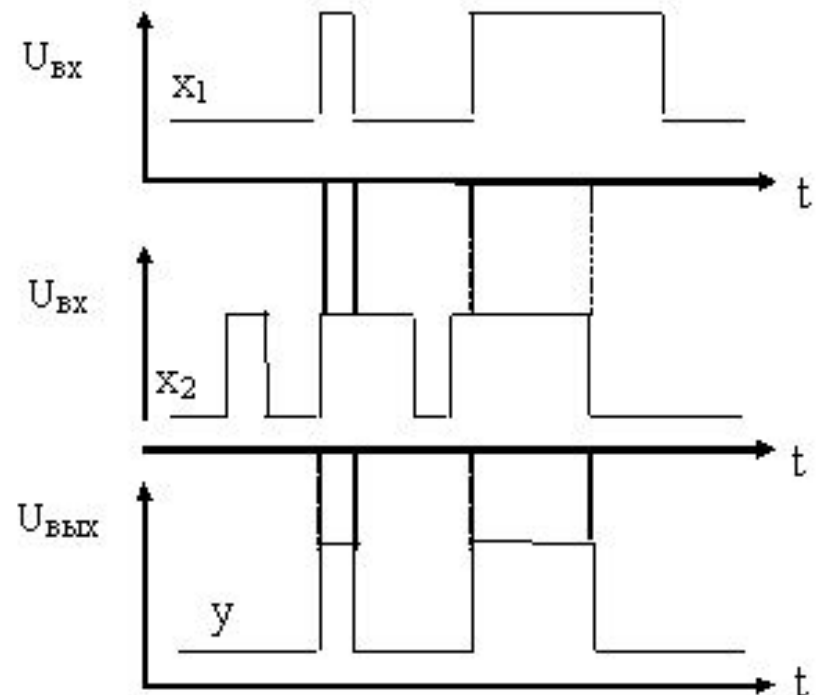


Рис.2.8. Временные диаграммы сигналов на входе и выходе логического элемента И

Логический элемент ИЛИ

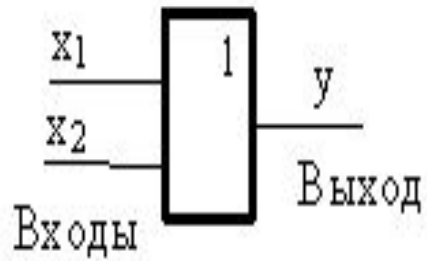


Рис.2.9. Графическое обозначение логического элемента ИЛИ

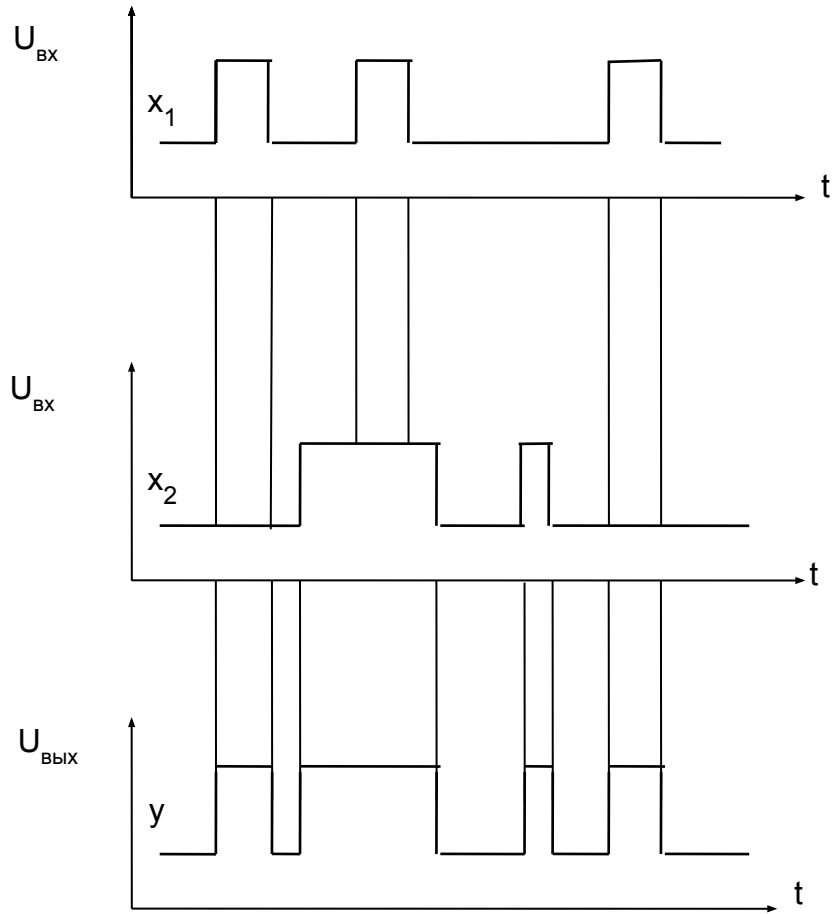


Рис.2.10. Временные диаграммы сигналов на входе и выходе логического элемента ИЛИ

Логические элементы И-НЕ и ИЛИ-НЕ

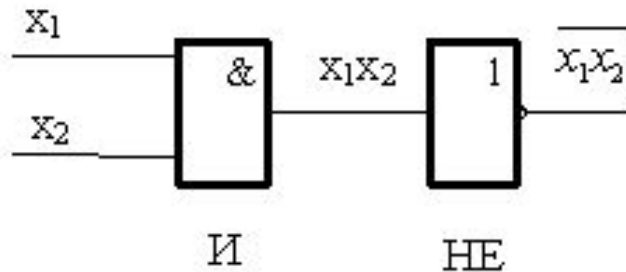


Рис.2.11. Последовательное соединение элементов И и НЕ

По аналогии с этим проводится

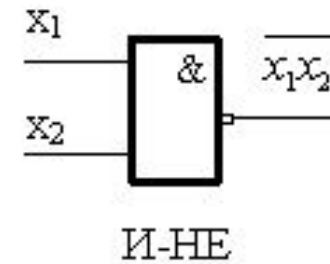


Рис.2.12. Графическое обозначение элемента И-НЕ последовательное соединение

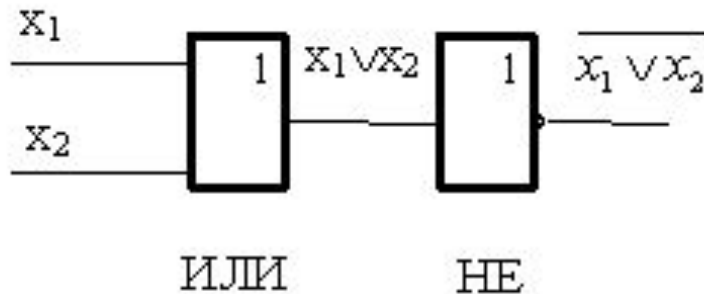


Рис.2.13. Последовательное соединение элементов ИЛИ и НЕ

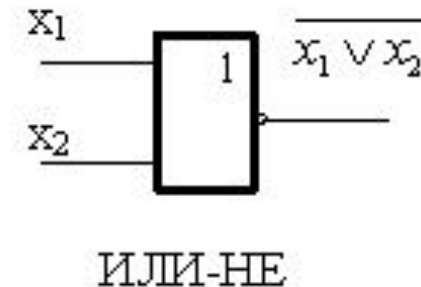


Рис.2.14. Графическое обозначение элемента ИЛИ-НЕ

ПРИМЕР ПОСТРОЕНИЯ ЭЛЕКТРОННОЙ СХЕМЫ

Исходное логическое выражение:

$$E = D + B \cdot \bar{C} + \bar{D} \cdot (A + B),$$

$$E = D + F + G,$$

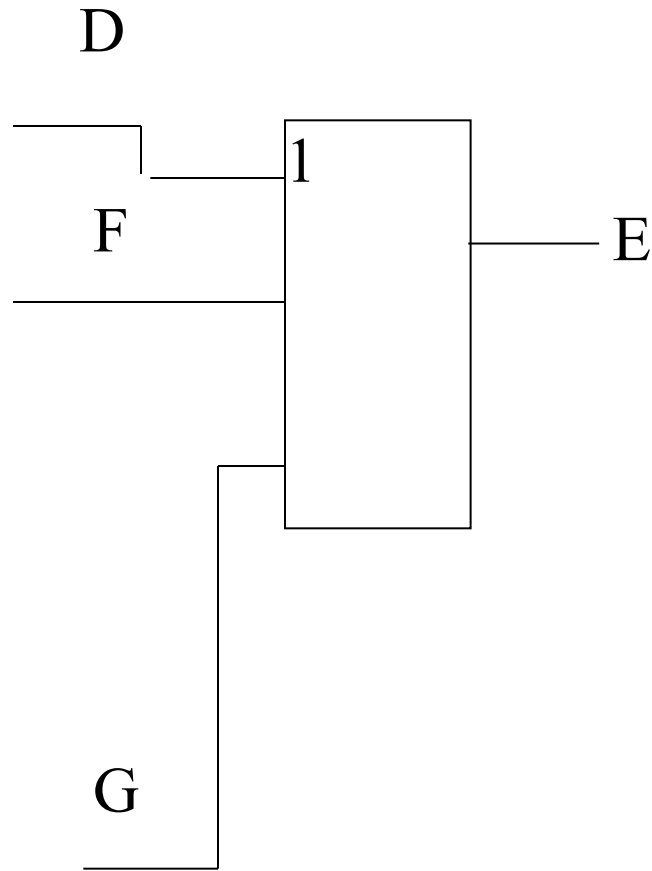
Разбиение исходного выражения:

$$D$$

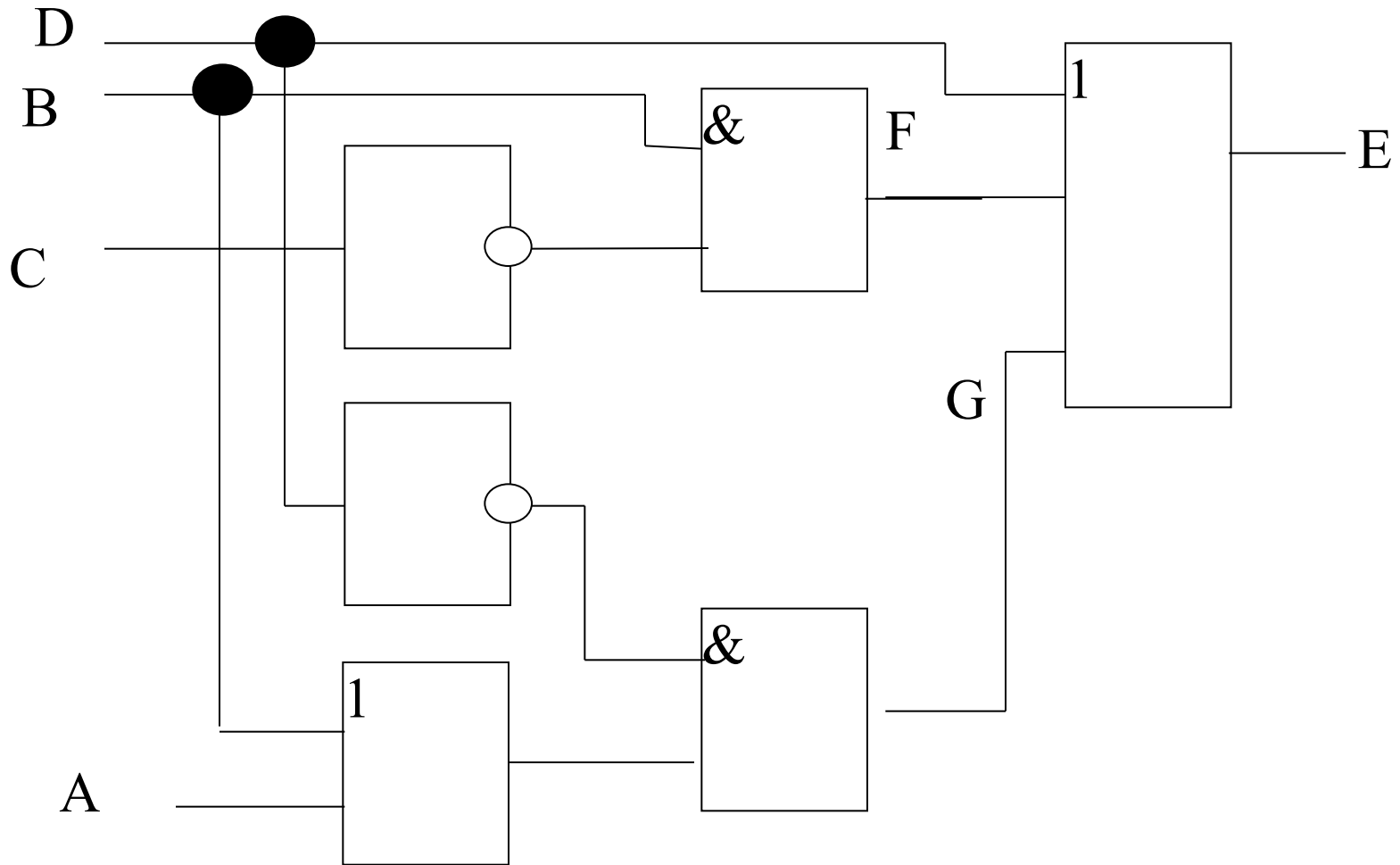
$$F = B \cdot \bar{C},$$

$$G = \bar{D} \cdot (A + B).$$

Выбор логического элемента



Результат построения



Триггеры — элементы памяти цифровых автоматов, в свою очередь являются элементарными цифровыми автоматами (автоматами Мура) с двумя устойчивыми состояниями.

Основные типы триггеров

триггер с раздельной установкой состояний (RS-триггер),

триггер "защелка" (D - триггер),

универсальный триггер (JK - триггер),

триггер со счетным входом (T - триггер)

Основу триггера - кольцевая схема из двух инверторов

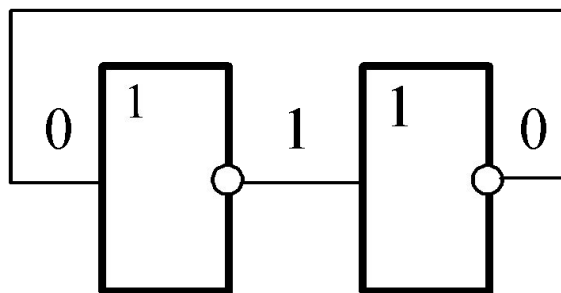


Рис.1. Элемент с двумя устойчивыми состояниями

Переходы асинхронного триггера RS-триггер

t			t+1
R	S	Q(t)	Q(t+1)
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	не определено
1	1	1	не определено

Структурная схема и обозначение RS-триггера

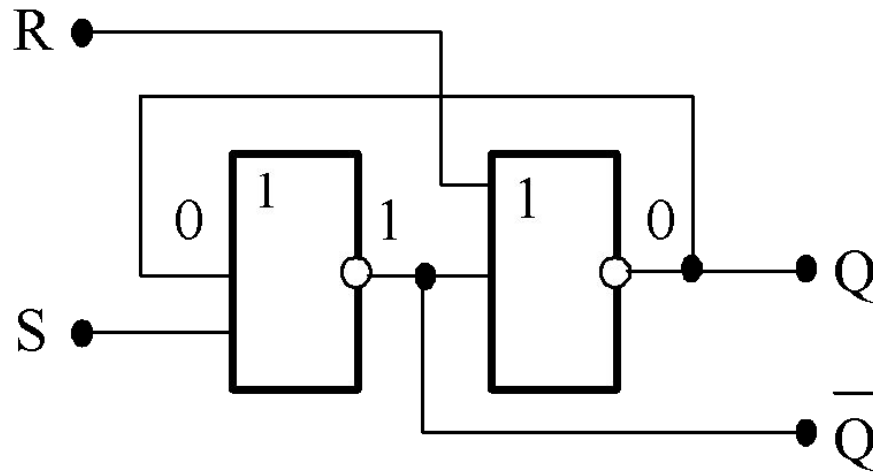
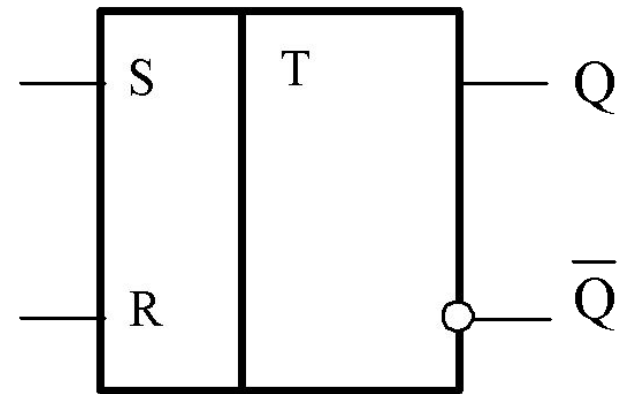


Схема RS-триггера.



Обозначение RS-триггера.

Схема синхронного RS-триггера и его обозначение на функциональных схемах

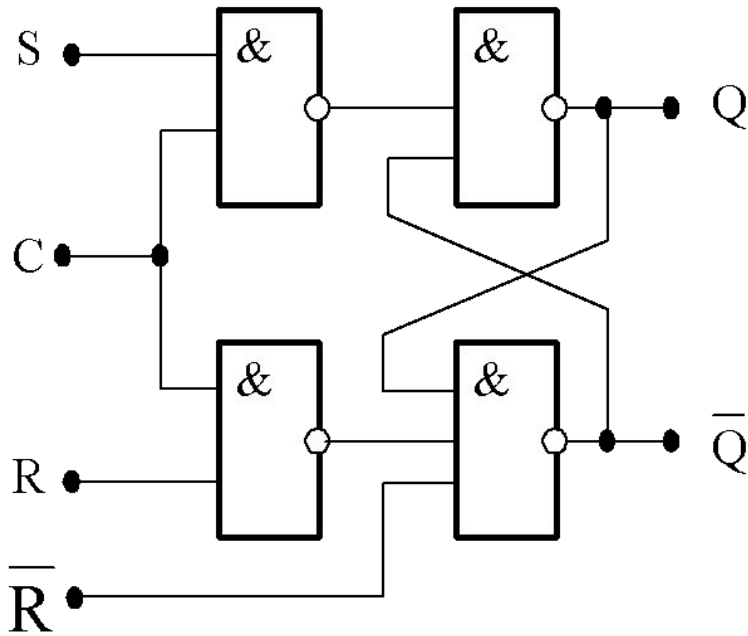
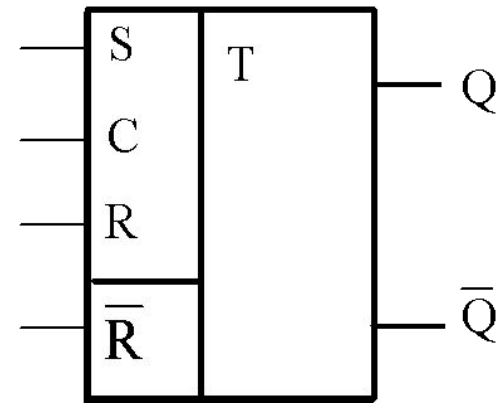


Схема синхронного RS-триггера



Обозначение синхронного RS-триггера

Таблица перехода D-триггера

t		t+1
D	C	Q(t+1)
0	0	Q(t)
1	0	Q(t)
0	1	0
1	1	1

Схема, условное обозначение на функциональных схемах D-триггера

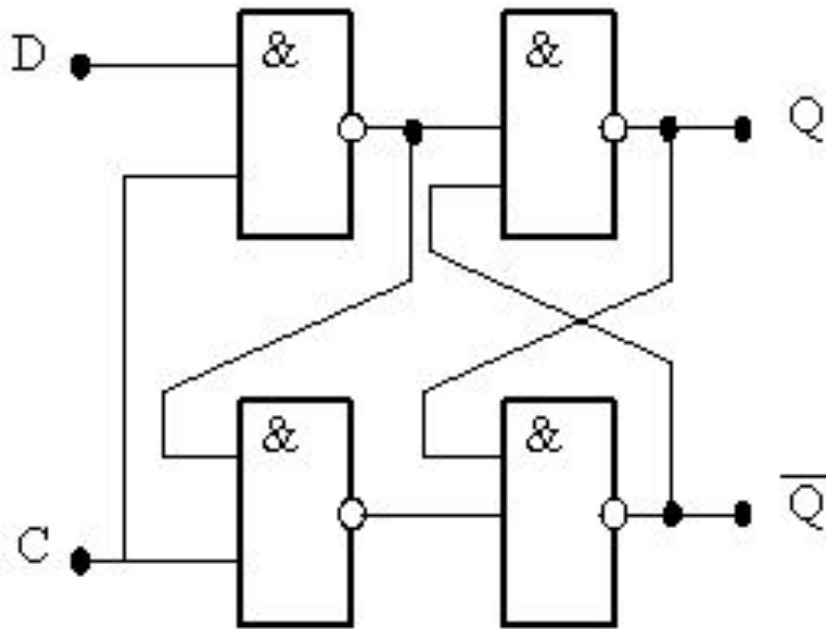
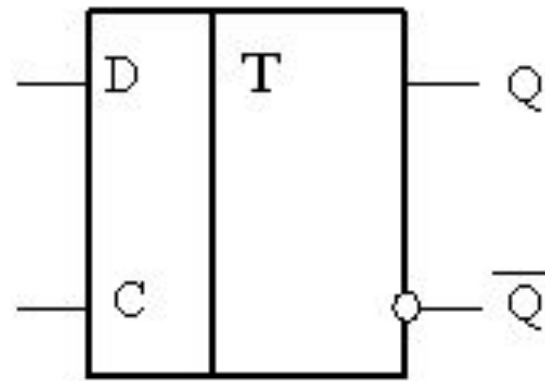


Схема D-триггера



Обозначение D-триггера

D-триггер с дополнительными RS входами

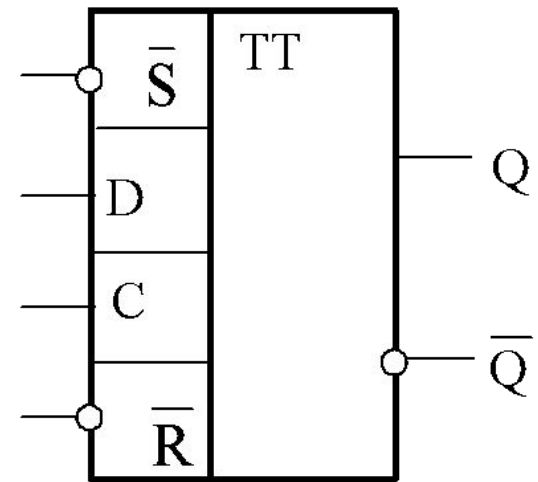
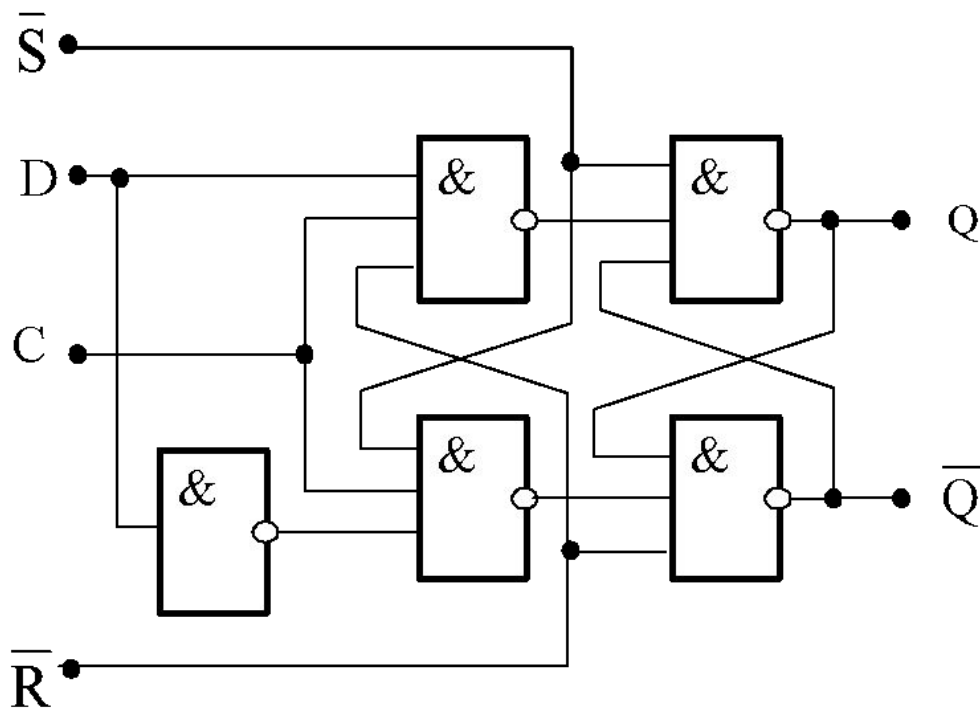


Схема D-триггера

Обозначение D-триггера.

Схема двухтактного синхронного D-триггера и его обозначение на функциональных схемах

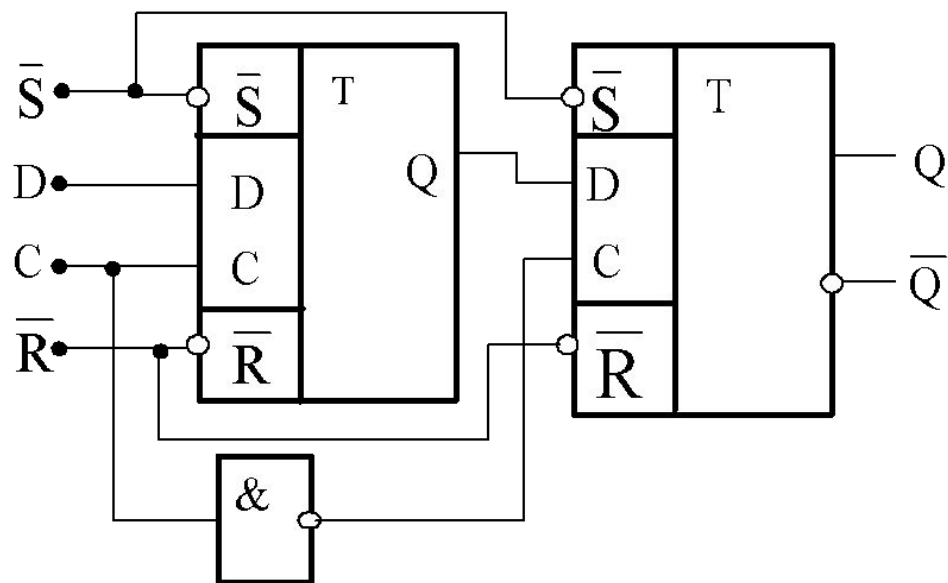
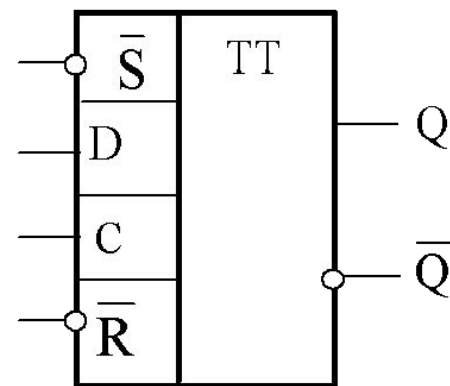
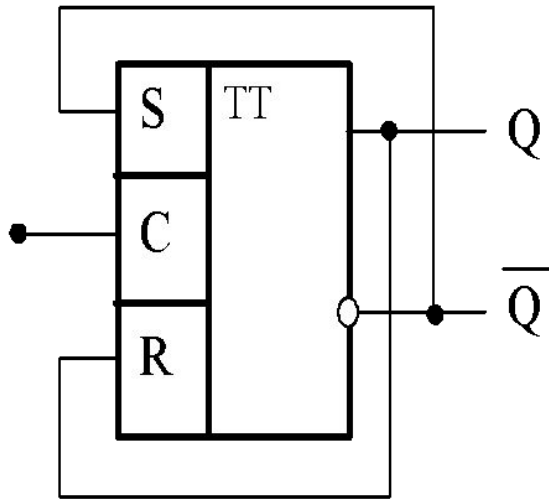


Схема двухтактного D-триггера

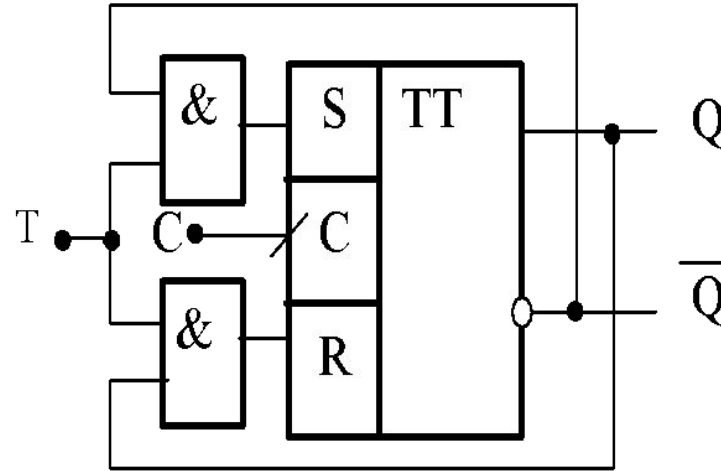


Обозначение двухтактного D-триггера

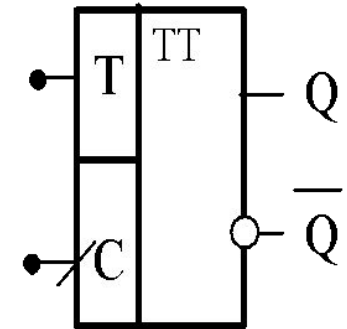
Схема асинхронного и синхронного Т-триггеров и обозначение синхронного Т-триггера



Т-триггер на основе RS-триггера

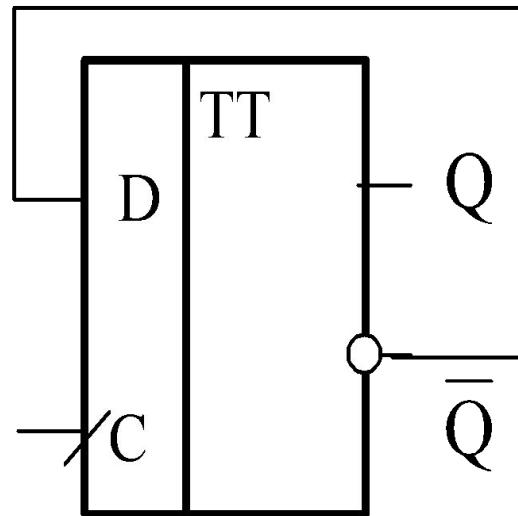


Т-триггер на основе синхронного RS-триггера

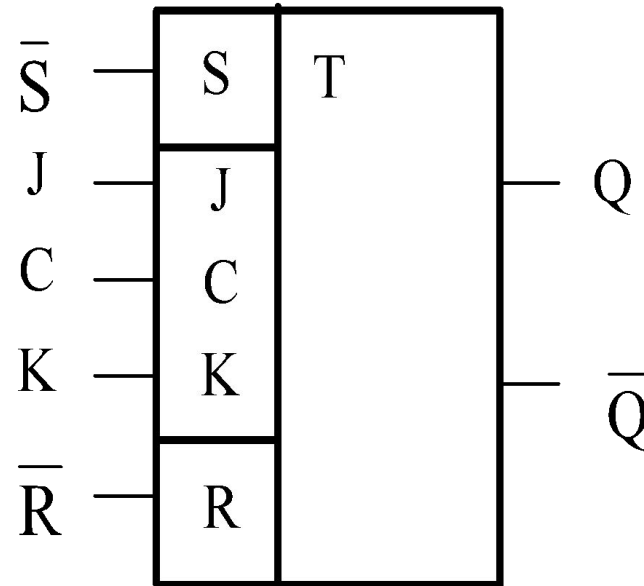


Обозначение синхронного Т-триггера

Схема Т-триггера 8 на основе D-триггера



Обозначение JK-триггера с инверсным динамическим ВХОДОМ



Вопросы по лекции

1. В чем отличие конечного автомата от комбинационных схем?
2. Как различаются автоматы Мура и Мили?
3. Сколько состояний имеет элементарный автомат?
4. Что такое триггер?
5. Почему T-триггер называют триггером со счетным входом?
6. В какое состояние перейдет T-триггер при входном сигнале $T = 1$?
7. Какая запрещенная комбинация входных сигналов для RS-триггера?
8. В какое состояние перейдет RS-триггер при сигнале $S = 1$?
9. В какое состояние перейдет JK -триггер при сигнале $K = 1$?
10. В какое состояние перейдет JK -триггер при сигнале $J = K = 1$?

Вопросы по лекции

1. → Дайте определение логического элемента. ¶
2. Чему равна функция $0 \vee x$? ¶
3. Чему равна функция $1 \vee x$? ¶
4. Чему равна функция $x \vee \bar{x}$? ¶
5. Чему равна функция $x \vee xy$? ¶
6. Чему равна функция $xy \vee x\bar{y}$? ¶
7. Когда сигнал на выходе логического элемента ИЛИ равен 1? ¶
8. Когда сигнал на выходе логического элемента И равен 1? ¶
9. Когда сигнал на выходе логического элемента НЕ равен 1? ¶
10. Когда сигнал на выходе сумматора по модулю два равен 1? ¶