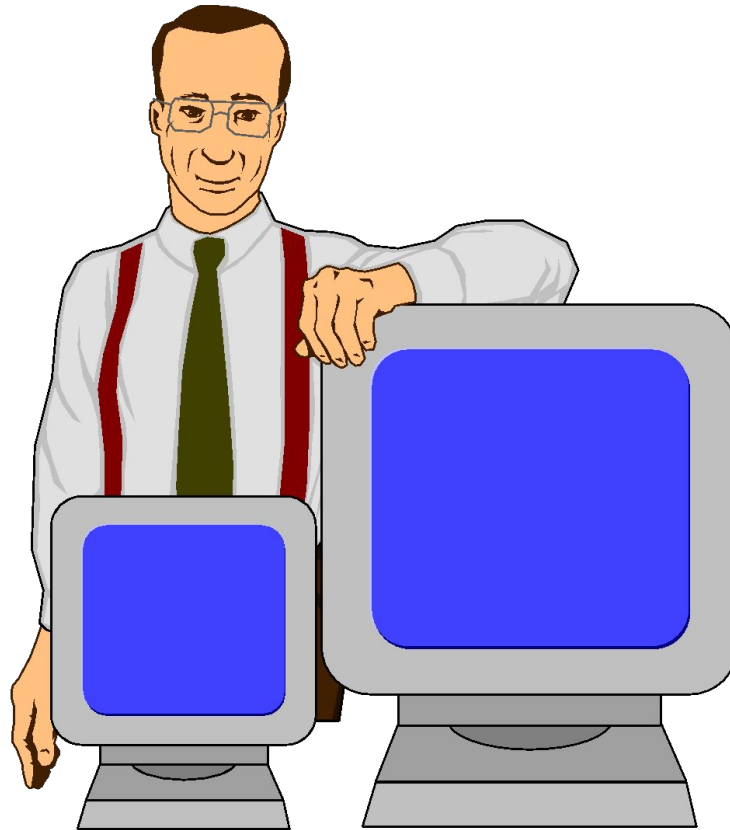


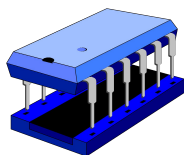
# Введение

Ретроспективный взгляд на важную информацию  
из курсов ST-7PROG1 and ST-7PROG2

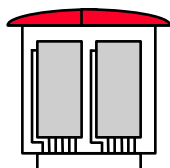


# Концепция памяти CPU

**Загрузочная  
память**



**внутр. RAM**



**Флэш EPROM  
подключаемая**

**Рабочая память**

**Память  
программ  
RAM**

**Сохраняемая  
память**

**Энерго-  
независимая  
память  
для  
сохранения  
меркеров,  
таймеров,  
счетчиков,  
блоков данных**

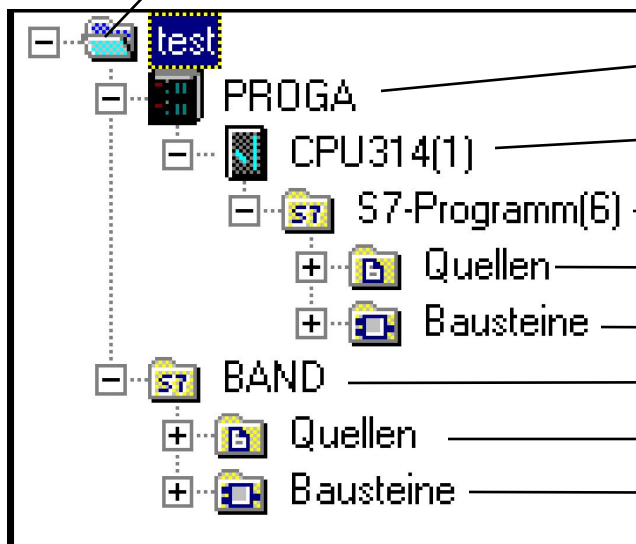
**Системная  
память**

**Область  
отображения  
входов и  
выходов,  
меркеры,  
таймеры,  
счетчики**

**L-СТЕК  
RAM**

# Конфигурирование проекта

Проект



HW станция

Программируемый CPU для S7-300

S7/M7 программы (связанные)

Источники программы

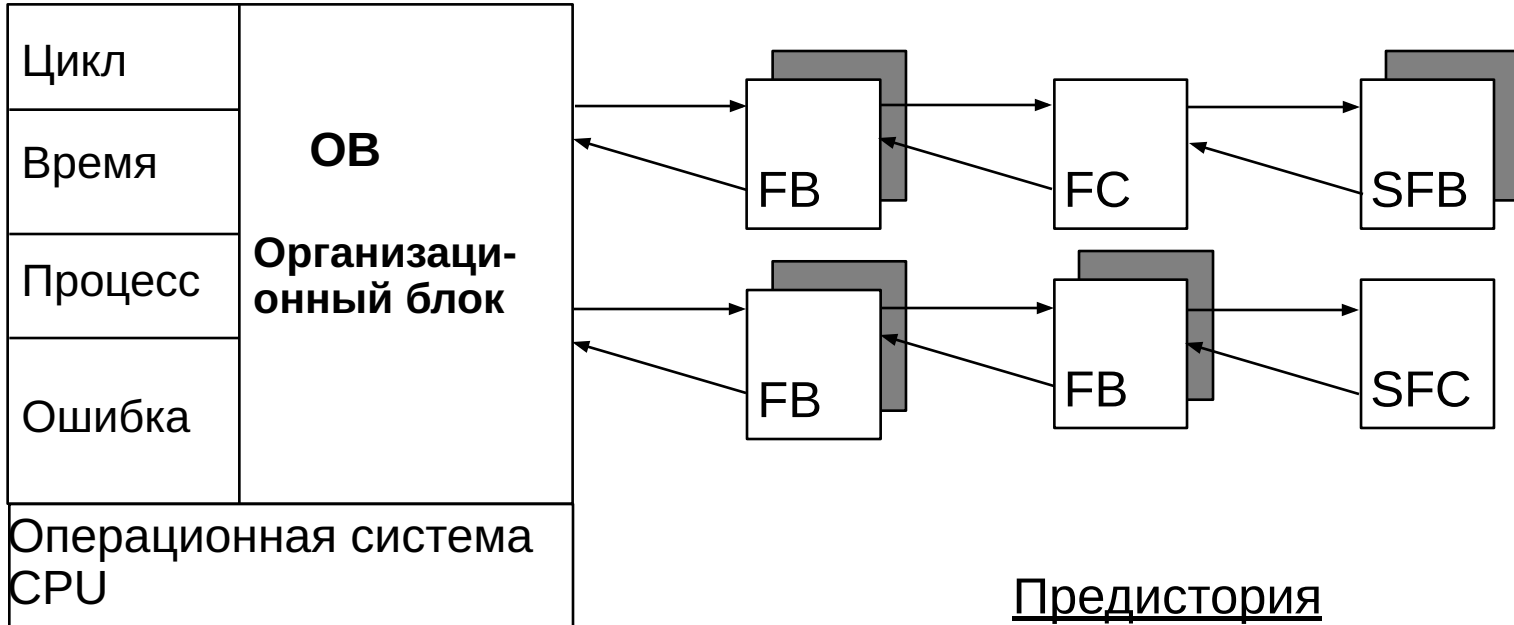
Исполняемая программа

S7/M7 программы (не связанные с HW)

Контейнер с источниками

Пользовательская программа с S7 блоками OB, FB, FC, DB,.....

# Используемые типы блоков



- OB = Организационный блок
- FB = Функциональный блок
- FC = Функция
- SFB = Системный функциональный блок
- SFC = Системная функция
- SDB = Системный блок данных
- DB = Блок данных

## Предистория



# Краткий обзор программирования

Теперь Вы знаете темы:

Логические инструкции (например, A I 0.1, = Q 6.6)

Таймеры и счетчики (например, SD T3)

Загрузка, передача и преобразование данных (например, L DB5.DBW123)

Функции преобразования данных и логические операции (напр, BTI )

Основные математические инструкции (например, +I, -I, \*R, /D )

Инструкции сдвига и циклического сдвига (например, SLW 5 , RRD 4 )

Инструкции простых переходов (например, JU M001, JC M002)

Абсолютная адресация (например, A I 1.0)

Символической адресация

Блоки данных

Функции статуса и функции управления

Концепции диагностики

Описание переменных и параметров и обработка исходных текстов

Конфигурирование станции

Обработка аналогового сигнала

Обработка прерываний

Связь через глобальные данные

Возможности документирования