



Основные понятия алгебры логики

Логика – наука о правильном мышлении.

Одна из главных задач логики – определить, как прийти к выводу из предпосылок.

Булева алгебра (алгебра логики, алгебра суждений) – раздел математики, в котором изучаются логические операции над высказываниями.

Основное понятие булевой алгебры – *высказывание*. Под простым высказыванием понимается предложение, о котором можно сказать, *истинно* оно или *ложно*.

Высказывания обозначаются латинскими буквами и могут принимать одно из двух значений: **ЛОЖЬ** (обозначим **0**) или **ИСТИНА** (обозначим **1**).


Ни одно высказывание не может быть одновременно истинным и ложным.

Примеры высказываний:

- 1) Москва – столица России;
- 2) Число 27 является простым;
- 3) Волга впадает в Каспийское море.

Следующие предложения *высказываниями не являются:*

- 1) Давай пойдем гулять;
- 2) $2 \cdot x > 8$;
- 3) $a \cdot x^2 + b \cdot x + c = 0$;
- 4) Который час?
- 5) Светало.
- 6) Руки вверх!



Сложное высказывание или **логическое выражение** можно построить с помощью **логических операций**:

- отрицания,
- конъюнкции,
- дизъюнкции,
- импликации ,
- эквиваленции.

ЛОГИЧЕСКОЕ ОТРИЦАНИЕ (ИНВЕРСИЯ)

Операцией *отрицания* (*инверсией*) A называют высказывание \bar{A} , противоположное данному, которое истинно, тогда когда A ложно и ложно, тогда когда A истинно (читается **не A**).

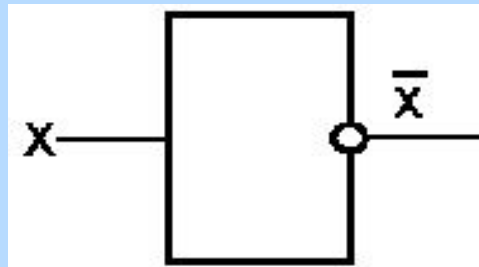
Инверсия обозначается : \bar{A} ; $\neg A$; **not A**

Значение истинности инверсии определяется по специальной таблице истинности, которая выглядит так:

A	$\neg A$
0	1
1	0

ИНВЕРСИЯ (отрицание)

не \bar{x} ; не верно, что \bar{x}
 $F(x) = -x = \bar{x}$



ЛОГИЧЕСКОЕ УМНОЖЕНИЕ (КОНЪЮНКЦИЯ)

- *Конъюнкцией (логическим умножением)* двух высказываний **A** и **B** является новое высказывание **C**, которое истинно только тогда, когда истинны оба высказывания **A** и **B**, записывается **$C=A \wedge B$** или **$C=A \& B$**

ЛОГИЧЕСКОЕ УМНОЖЕНИЕ (КОНЪЮНКЦИЯ)

Образуется соединением двух высказываний в одно с помощью союза "И".

ПРИМЕРЫ:

Допустим, из моего окна видна автостоянка, на которой обычно стоят две машины: "Мерседес" и "Жигули", но может находиться и какая-то одна из них, или не быть ни одной. Обозначим высказывания:

A = На автостоянке стоит "Мерседес"

B = На автостоянке стоят "Жигули"

A конъюнкция B \Leftrightarrow На автостоянке находятся "Мерседес" и "Жигули"

Операция конъюнкции обозначается:

\wedge ; &; *; and; и.

КОНЪЮНКЦИЯ

(логическое умножение – функциональная схема)

$$F(x,y) = x \wedge y = x \& y = x \cdot y$$

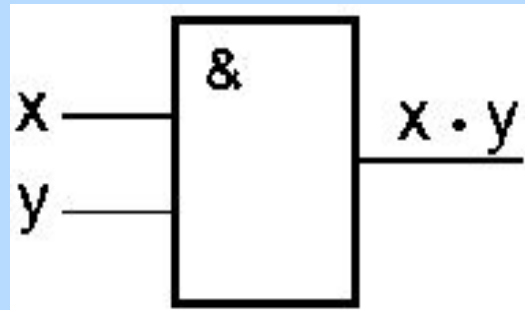
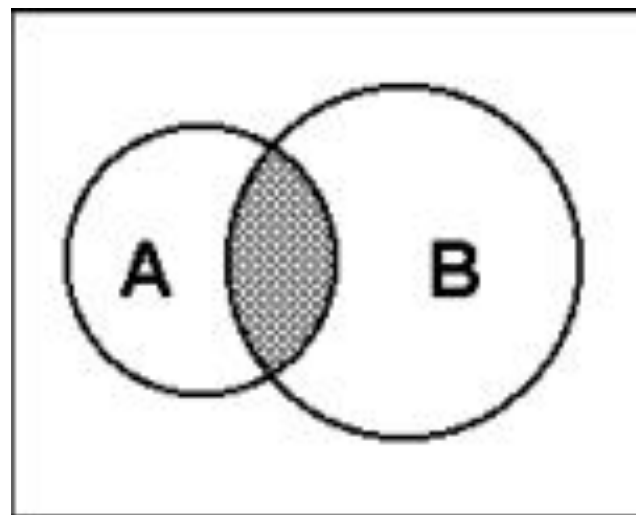


Таблица истинности

A	B	A & B
0	0	0
0	1	0
1	0	0
1	1	1

Пересечение множеств



ЛОГИЧЕСКОЕ СЛОЖЕНИЕ (ДИЗЪЮНКЦИЯ)

- *Дизъюнкцией (логическим сложением) двух высказываний **A** и **B** является новое высказывание **C**, которое истинно, если истинно хотя бы одно из двух высказываний **A** или **B**.*
- **Записывается $C=A \vee B$ (при этом говорят **C** равно **A** **ИЛИ** **B**).**

Пример:

Студент едет в электричке или читает книгу.

Обозначается:

A или B;

A OR B;

A | B;

A \vee B

ДИЗЪЮНКЦИЯ (логическое сложение)

x ИЛИ y
 $F(x,y) = x \vee y$

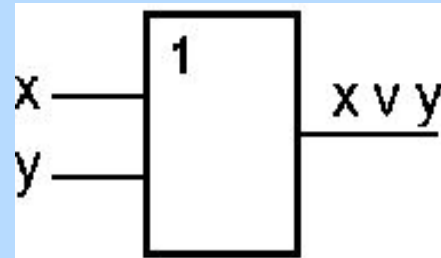
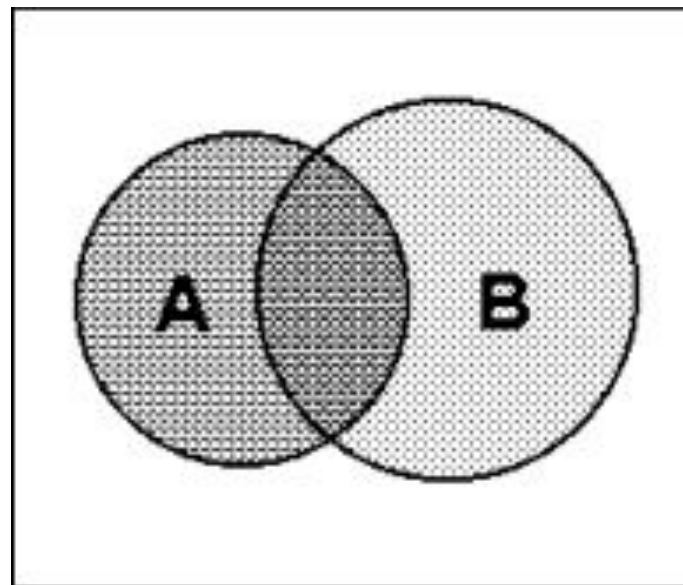


Таблица истинности

A	B	$A \vee B$
0	0	0
0	1	1
1	0	1
1	1	1

Объединение множеств



ЛОГИЧЕСКОЕ СЛЕДОВАНИЕ (ИМПЛИКАЦИЯ)

- *Импликацией* двух операндов **A** (называется *посылкой*) и **B** (называется *заключением*) называется логическое выражение **C**, которое ложно только тогда, когда посылка истина, а заключение ложно
- Записывается $C = A \rightarrow B$ (при этом говорят, из **A** следует **B**; "**A** имплицирует **B**").

ПРИМЕР:

- Если число делится на 9, то оно делится на 3.

Вместо операции *импликации* можно использовать следующее тождественное выражение: $A \rightarrow B = \neg A \vee B$

Таблица истинности

A	B	$A \rightarrow B$
0	0	1
0	1	1
1	0	0
1	1	1

ЛОГИЧЕСКОЕ РАВЕНСТВО (ЭКВИВАЛЕН ЦИЯ, ЭКВИВАЛЕНТНОСТЬ)

Эквиваленцией двух высказываний **A** и **B** называется логическое выражение **C**, которое истинно только тогда, когда оба высказывания имеют одинаковые значения истинности,

записывается **$C = A \leftrightarrow B$; $A \sim B$; $A \Leftrightarrow B$**

Образуется соединением двух высказываний в одно при помощи оборота речи "... ТОГДА И ТОЛЬКО ТОГДА, КОГДА ...".

ПРИМЕР:

- “Две прямые параллельны тогда и только тогда, когда они не пересекаются”

A	B	A ↔ B
0	0	1
0	1	0
1	0	0
1	1	1

таблица истинности

$$A \Leftrightarrow B = (A \wedge B) \vee (\neg A \wedge \neg B)$$

$$A \Leftrightarrow B = (A \vee \neg B) \wedge (\neg A \vee B)$$

Равносильные формулы алгебры

ЛОГИКИ

- **Определение:** Всякое сложное высказывание, которое может быть получено из элементарных высказываний путем применения логических операций, называется *формулой алгебры логики*

- Пример: Пусть p и q обозначают высказывания:

p – «Я учусь в школе»,

q – «Я люблю математику»

Прочитайте следующее сложное высказывание: $\overline{p \& q}$.

- Две формулы алгебры логики A и B называется **равносильными**, если они принимают *одинаковые логические значения* на любом наборе значений входящих в них высказываний .

Равносильные формулы алгебры

ЛОГИКИ

- Важнейшие равносильности можно разбить на три группы:
- **1. Основные равносильности**

$$\left. \begin{array}{l} 1. x \& x \equiv x \\ 2. x \vee x \equiv x \end{array} \right\}$$

$$3. x \& 1 \equiv x.$$

$$4. x \vee 1 \equiv 1.$$

$$5. x \& 0 \equiv 0.$$

$$6. x \vee 0 \equiv x.$$

$$7. x \& \bar{x} \equiv 0 \text{ - закон противоречия.}$$

$$8. x \vee \bar{x} \equiv 1 \text{ - закон исключенного третьего.}$$

$$9. \bar{\bar{x}} \equiv x \text{ - закон снятия двойного отрицания.}$$

Равносильные формулы алгебры ЛОГИКИ

$$\left. \begin{array}{l} 10. x \& (y \vee x) \equiv x \\ 11. x \vee (y \& x) \equiv x \end{array} \right\} \text{- законы поглощения.}$$

Равносильные формулы алгебры

ЛОГИКИ

■ II. Равносильности, выражающие одни логические операции через другие

1. $x \leftrightarrow y \equiv (x \rightarrow y) \& (y \rightarrow x);$

2. $x \rightarrow y \equiv \bar{x} \vee y.$

3. $\overline{x \& y} \equiv \bar{x} \vee \bar{y}$
4. $\overline{x \vee y} \equiv \bar{x} \& \bar{y}$ } - законы де Моргана.

5. $x \& y \equiv \overline{\bar{x} \vee \bar{y}}.$

6. $x \vee y \equiv \overline{\bar{x} \& \bar{y}}.$

Равносильные формулы алгебры ЛОГИКИ

■ Основные законы алгебры логики.

1. $x \& y \equiv y \& x$. Переместительный закон

2. $x \vee y \equiv y \vee x$. Переместительный закон

3. $x \& (y \& z) \equiv (x \& y) \& z$. Сочетательный закон

4. $x \vee (y \vee z) \equiv (x \vee y) \vee z$. Сочетательный закон

5. $x \& (y \vee z) \equiv (x \& y) \vee (x \& z)$. Распределительный закон

6. $x \vee (y \& z) \equiv (x \vee y) \& (x \vee z)$. Распределительный закон

Использование булевых функций.

Существует несколько стандартных форм, к которым приводятся логические выражения с помощью эквивалентных преобразований (формулы 1-23).

Первая из них – **дизъюнктивная нормальная форма** (ДНФ), имеет вид

$A_1 \vee A_2 \vee \dots \vee A_n$, где каждое из составляющих A_i есть конъюнкция простых высказываний или их отрицаний, например

$$F = (\neg X \wedge Y \wedge Z) \vee (X \wedge Y)$$

Вторая – **конъюнктивная нормальная форма** (КНФ), имеет вид

$A_1 \wedge A_2 \wedge \dots \wedge A_n$, где каждое из составляющих есть дизъюнкция простых высказываний или их отрицаний.

Использование булевых функций.

Например

$$F = (\neg X_1 \vee X_2 \vee \neg X_3) \wedge (X_4 \wedge X_5) \wedge X_6$$

Табличное и алгебраическое задание булевских функций

Задать булевскую функцию можно с помощью таблицы истинности, определяя ее значения для всех наборов значений аргументов. Каждый аргумент может иметь два значения 0 и 1, следовательно, n аргументов могут принимать 2^n различных наборов.

Пусть, например булевская функция имеет три аргумента X_1, X_2, X_3 . Общее число наборов $2^3=8$, зададим таблицу истинности функции, указав для каждого набора значение функции

№	X ₁	X ₂	X ₃	F
1	0	0	0	0
2	0	0	1	1
3	0	1	0	0
4	0	1	1	1
5	1	0	0	0
6	1	0	1	1
7	1	1	0	0
8	1	1	1	1

В комбинациях, где функция принимает значение 1, единицу заменим конъюнкцией аргументов или их отрицаний т.е. значению **F=1** поставим в соответствие выражение $\neg X_1 \wedge \neg X_2 \wedge X_3$, следующему **F=1** поставим в соответствие выражение $\neg X_1 \wedge X_2 \wedge X_3$, и т.д. все элементы соединим знаками дизъюнкции.

Для рассматриваемого примера, получим

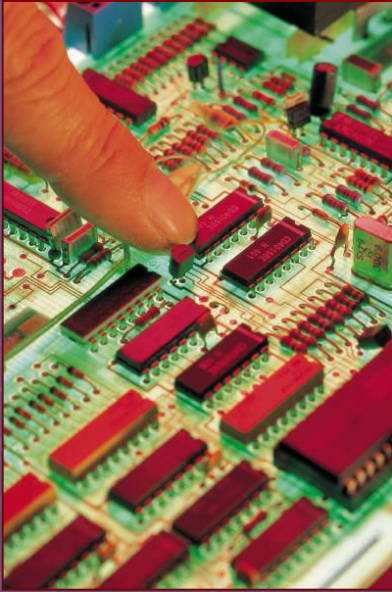
$$F(X_1, X_2, X_3) = (\neg X_1 \wedge \neg X_2 \wedge X_3) \vee (\neg X_1 \wedge X_2 \wedge X_3) \vee (X_1 \wedge \neg X_2 \wedge X_3) \vee (X_1 \wedge X_2 \wedge X_3).$$

В каждую группу дизъюнкции входят **все аргументы** функции. Такая ДНФ называется *совершенной*, именуется **СДНФ**

ЛОГИЧЕСКИЕ ЭЛЕМЕНТЫ

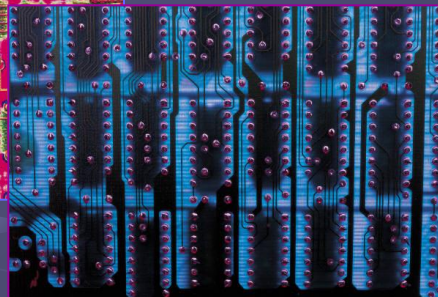
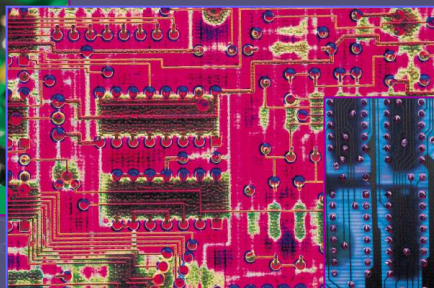
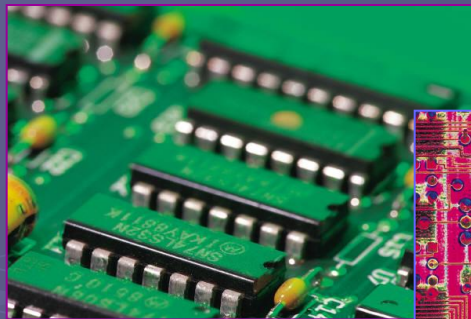


персонального компьютера



Что такое логический элемент компьютера?

Логический элемент компьютера — это часть электронной логической схемы, которая реализует элементарную логическую функцию.



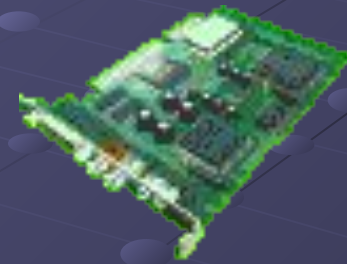
Логические элементы компьютера

Схема И

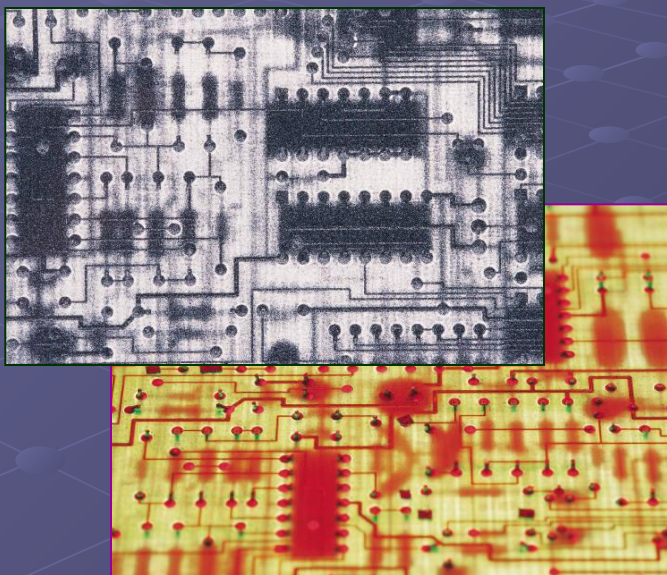
Схема ИЛИ

Схеме НЕ

Чтобы представить два логических состояния — “1” и “0” в вентилях, соответствующие им входные и выходные сигналы имеют один из двух установленных уровней напряжения. Например, +5 вольт и 0 вольт.



Высокий уровень обычно соответствует значению “истина” (“1”), а низкий — значению “ложь” (“0”).



Каждый логический элемент имеет свое условное обозначение, которое выражает его логическую функцию, но не указывает на то, какая именно электронная схема в нем реализована.

Это упрощает запись и понимание сложных логических схем.

Схема И

Схема проводит ток, когда оба переключателя замкнуты, следовательно, $F(x) = x \& y$;



Схема ИЛИ

Схема проводит ток, когда хотя бы один из переключателей замкнут, следовательно, $F(x) = x \vee y$;



Схема НЕ

Схема проводит ток, когда переключатель x разомкнут, и не проводит, когда x замкнут, следовательно, $F(x) = \overline{x}$;



Использование булевых функций в синтезе цифровых схем.

Всякое устройство ЭВМ можно представить как функциональный преобразователь, выполняющее арифметические действия над *двоичными числами* (есть сигнал, нет сигнала).


Цифровой сигнал - это сигнал, который может принимать только два установленных значения. Физическая природа сигнала может быть самой различной, например,

- появление на выходе схемы напряжения или силы тока определенной величины,
- включение лампы или звонка,
- нажатие кнопки,
- срабатывание электромагнитного реле и другие изменения в электрической цепи.

При этом существенно, чтобы имелось два *резко отличных* состояния физических величин (обозначаемых 0, 1), моделирующих истинность или ложность логических высказываний.

Входными переменными (аргументами) такого преобразователя являются исходные двоичные числа, а *выходной функцией* от них - новое двоичное число, которое образовалось в результате выполнения данной операции.

При этом как входные переменные, так и выходные функции могут принимать лишь одно из двух возможных значений - 0 (ложь - нет сигнала) и 1 (истина - есть сигнал).



Обработку двоичной информации осуществляет
арифметико-логическое устройство, являющееся
частью процессора.

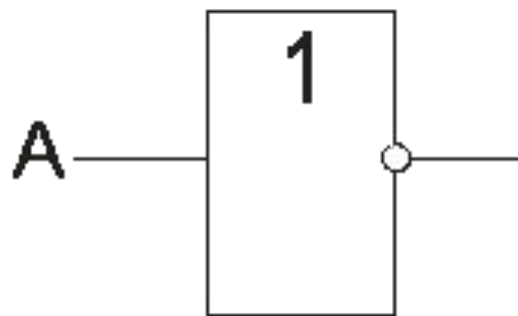
Это устройство состоит из логических элементов.

Дискретный преобразователь, который после обработки
входных двоичных сигналов выдаёт на выходе сигнал,
являющийся значением одной из логических операций,
называется **ЛОГИЧЕСКИМ ЭЛЕМЕНТОМ**.

ЛОГИЧЕСКИЙ ЭЛЕМЕНТ "НЕ" (инвертор).

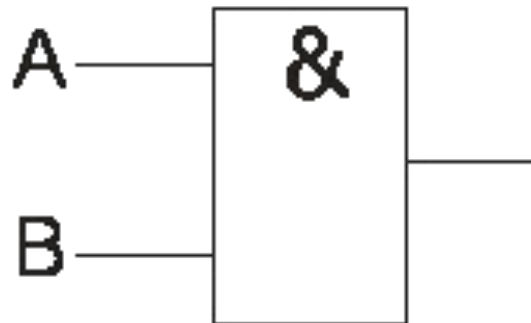
Обеспечивает на выходе сигнал, противоположный сигналу на входе, т.е. на его выходе будет 1, если на вход поступает 0 и наоборот.

На схемах инверсия обозначается кружочком на выходе.



ЛОГИЧЕСКИЙ ЭЛЕМЕНТ "И" (конъюнктор)

Логическим элементом "И" называется такой элемент, который на выходе выдает значение логического произведения входных сигналов. На выходе элемент "И" дает 1 тогда и только тогда, когда на все входы поданы 1. Условное обозначение логического элемента "И":

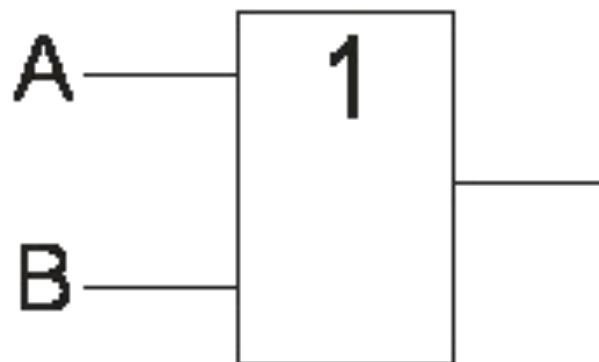


ЛОГИЧЕСКИЙ ЭЛЕМЕНТ "ИЛИ" (дизъюнктор)

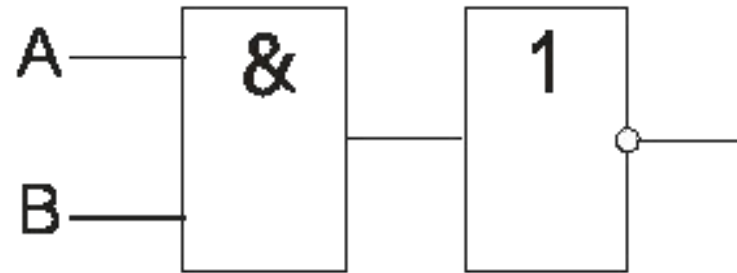
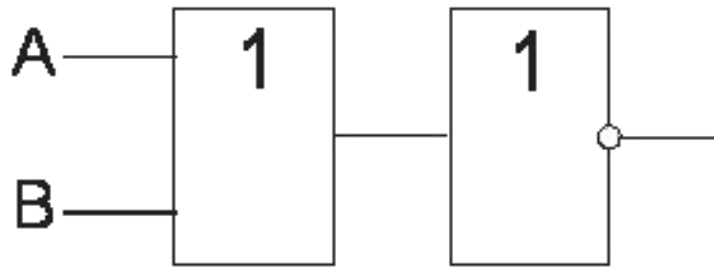
Логическим элементом "ИЛИ" называется такой элемент, который на выходе выдает значение логической суммы входных сигналов.

На выходе дизъюнктор дает 1, если хотя бы на один из входов подана 1.

Условное обозначение:

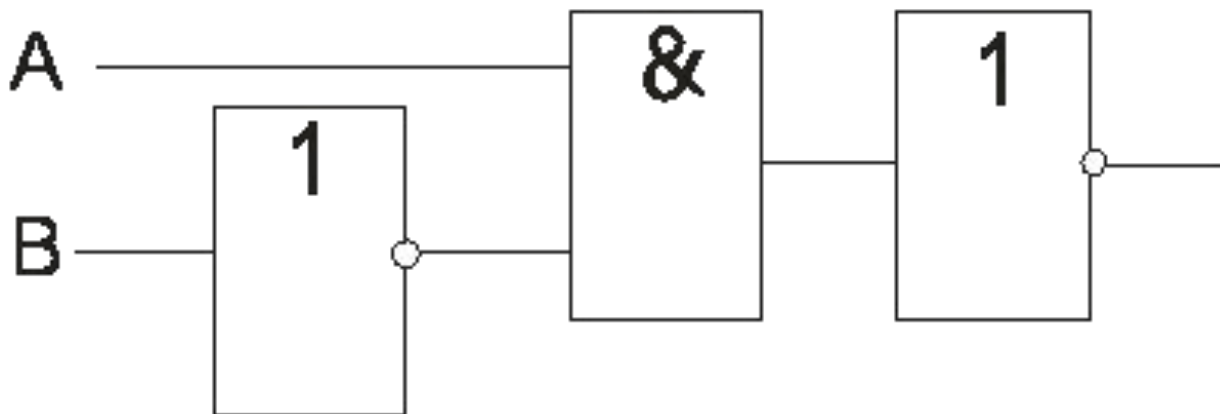


Сигнал, выработанный одним логическим элементом можно подавать на вход другого логического элемента. Это дает возможность образовывать **цепочки** из отдельных логических элементов.



Цепочку из логических элементов будем называть *логическим устройством*.
Схемы, соответствующие таким устройствам, называют функциональными.

Пример более сложной функциональной схемы:



Приложение алгебры логики в технике (релейно-контактные схемы - РКС)

Устройства релейно-контактного действия широко используются в электронно-вычислительной технике. Эти устройства содержат сотни **реле**, полупроводников и электромагнитных элементов.

Реле — электрическое или электронное устройство (ключ), предназначенное для *замыкания или размыкания* электрической цепи при заданных изменениях электрических входных воздействий.

Приложение алгебры логики в технике (релейно-контактные схемы - РКС)

Использование алгебры логики в конструировании РКС возможно в связи с тем, что *каждой* схеме можно поставить в соответствие некоторую *формулу алгебры логики*.

Формулам, включающим основные **логические операции**, так же могут быть поставлены в соответствие **РКС**.

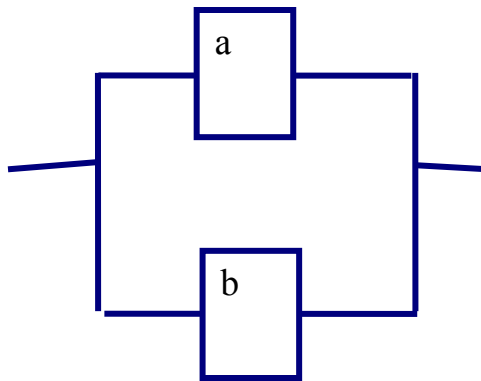
Конъюнкция двух высказываний будет представлена двухполюсной схемой с последовательным соединением двух переключателей a,b.

Эта схема пропускает ток тогда и только тогда, если замкнуты (**ИСТИННЫ**) оба переключателя.

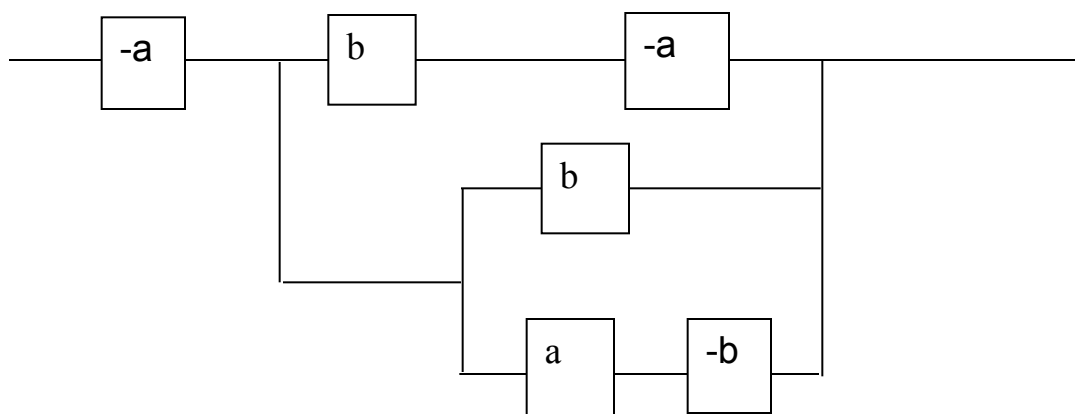
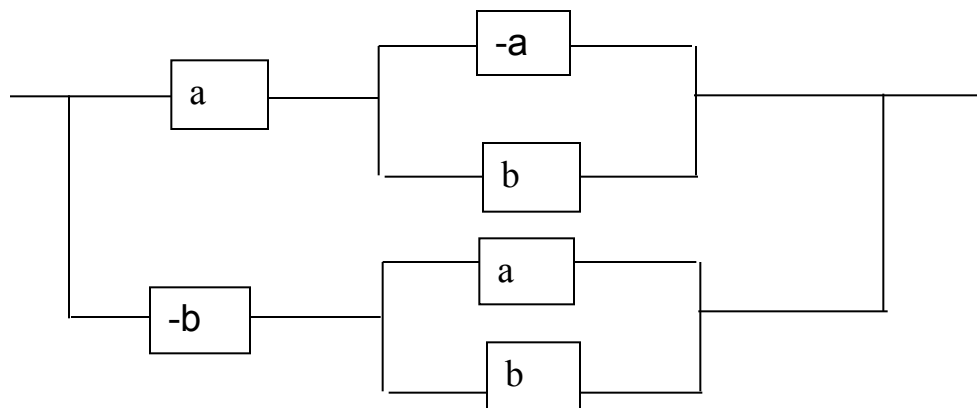
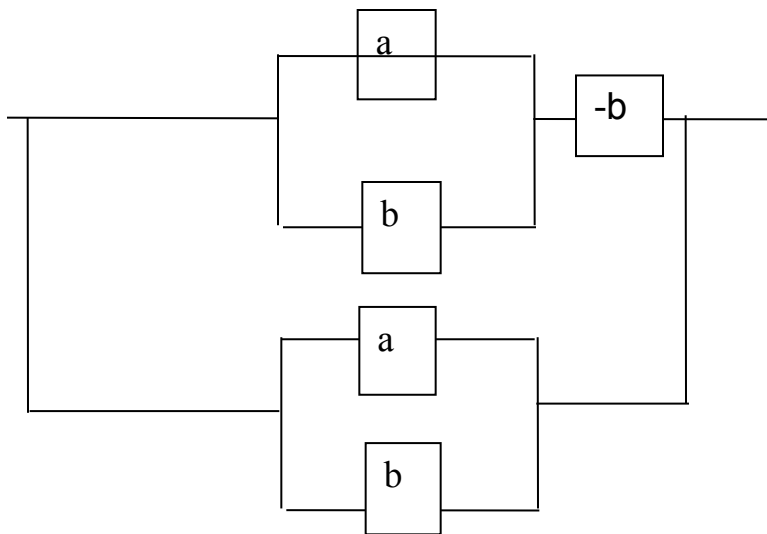


Дизъюнкция изобразиться

двухполюсной схемой с параллельным соединением двух переключателей a,b. Эта схема пропускает ток тогда и только тогда, если замкнут (истинен) один или замкнут (истинен) другой переключатель.



Написать формулу по заданной РКС:



Построить РКС для функции:

$$(x \wedge y \wedge \overline{z} \wedge \overline{y}) \wedge (x \leftrightarrow y \vee z) \wedge z \wedge (\overline{x} \rightarrow x \vee y)$$

$$((x \vee z) \wedge (x \vee \overline{z})) \wedge y \vee x \wedge \overline{x} \vee y \vee z$$

$$xz \vee x\overline{z} \vee yx \vee \overline{x}yz$$

Примеры тестов

Для какого имени истинно высказывание:

\neg (*Первая буква имени гласная \rightarrow Четвертая буква имени согласная*)?

- 1) ЕЛЕНА 2) ВАДИМ 3) АНТОН 4) ФЕДОР

Для какого имени истинно высказывание:

(Вторая буква гласная \rightarrow Первая буква гласная) \wedge Последняя буква согласная?

- 1) АЛИСА 2) МАКСИМ 3) СТЕПАН 4) ЕЛЕНА