

Арифметические и логические основы работы компьютера

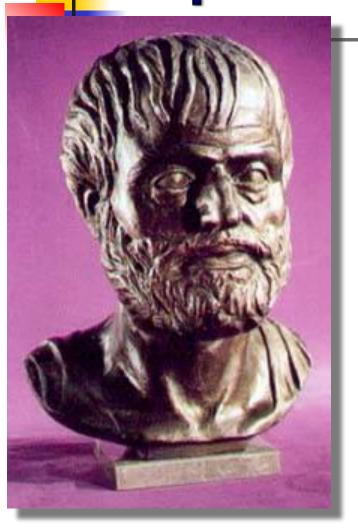


1. Алгебра

<u> ЛОГИКИ</u>

Логика - наука, изучающая законы и формы мышления. Это учение о способах рассуждений и доказательств.

Историческая справка



1 этап – формальная логика

Основатель – Аристотель (384 -322гг. до н.э.)

Ввёл основные формулы абстрактного мышления

Историческая справка

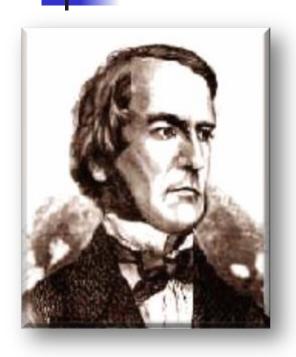
— — Математичес логика

Основатель — немецкий ученый и философ Лейбниц(1642 -1716), предпринял попытку логических вычислений.



Историческая справка

В этап - Алгебра высказываний



(Булева алгебра)

Основатель - английский математик Джордж Буль(1815 — 1864), ввёл алфавит, орфографию и грамматику для математической логики.



Алгебра логики (алгебра высказываний) — это математический аппарат с помощью которого записывают, вычисляют, упрощают и преобразовывают логические высказывания.

Высказывания могут быть истинными ИЛИ ложными.



- Простое высказывание высказывание, в котором содержится простая законченная мысль.
- Сложное высказывание содержит несколько простых высказываний, связанных с помощью соединительных союзов.



Логические значения высказываний обозначены следующим образом:

истинность — цифрой 1; **ложность** — цифрой 0.

2. Логические операции





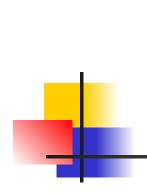
Под *погической функцией* понимают зависимость выходной логической величины от входных логических величин.



Соответствие значения логической функции значениям логической переменной отражено в так называемых таблицах истинности.



а. Логическое умножение

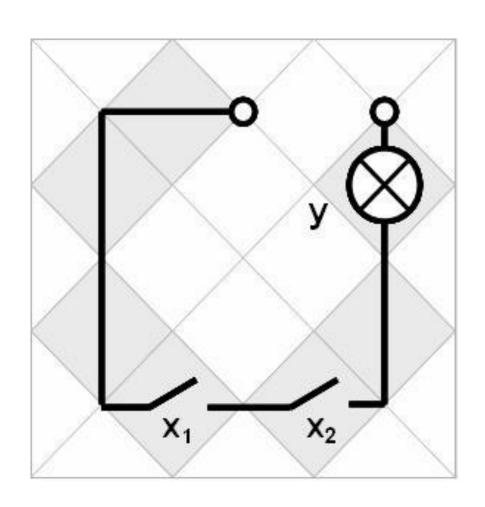


Логическое умножение (конъюнкция) Логический элемент И.

$$Y = X1*X2.$$

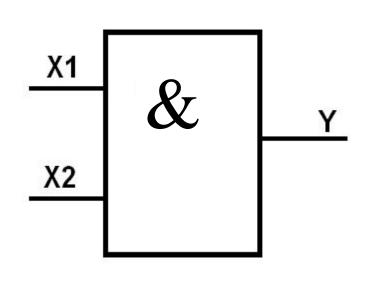
выходная величина Y принимает значение 1, если все входные величины X равны 1.

Электрическая схема элемента конъюнктора



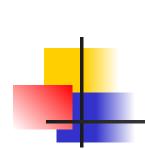
Двухвходной логический элемент И

Таблица истинности



X1	X2	Υ
0	0	0
1	0	0
0	1	0
1	1	1

б. Логическое сложение

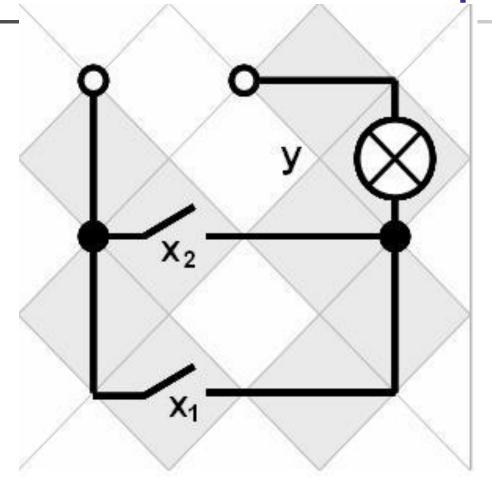


Логическое сложение (дизъюнкция) Логический элемент ИЛИ

$$Y = X1 + X2$$

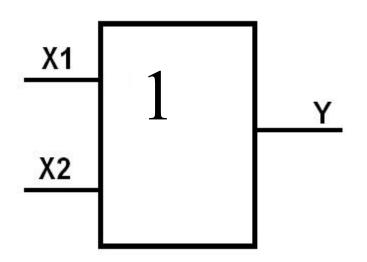
выходная величина Y принимает значение 1, если хотя бы одна из входных величин X, равна 1.

Электрическая схема элемента дизъюнктора



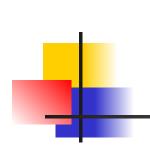
Двухвходной логический элемент ИЛИ

Таблица истинности



X1	X2	Υ
0	0	
1	0	
0	1	
1	1	

в) Логическое отрицание



Логическое отрицание (инверсия) Логический элемент НЕ.

$$Y = \overline{X}$$

Y равен обратному значению X

Электрическая схема элемента инвертора

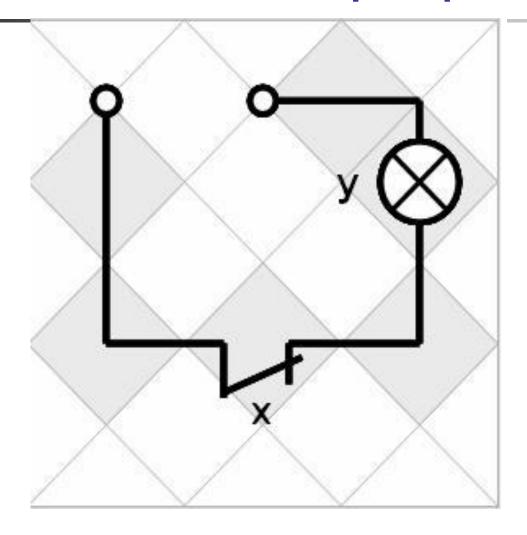
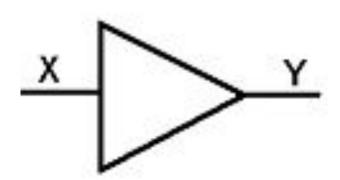


Таблица истинности для логического элемент НЕ





X1	Υ
0	
1	

Логические операции

Название	Обозна- чение	Матема- тическое обозначение
Логическое умножение (КОНЪЮНКЦИЯ)	И	&,*,/\
Логическое сложение (ДИЗЪЮНКЦИЯ)	или	+,\/
Логическое отрицание (ИНВЕРСИЯ)	не	- ,Ø

Основные логические операции

«N» (AND)

«ИЛИ» (OR) «HE» (NOT)

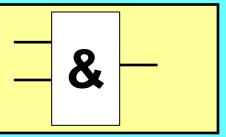
конъюнкция

дизъюнкция

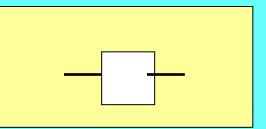
инверсия

Логические умножения

Логические сложения Логические **отрицание**



1



F=a*b (a^b)

F=a+b (a**v**b)

$$F = \overline{a}$$

$$Y = \overline{X}$$

Электрические контактные схемы

$$Y = X1 X2$$

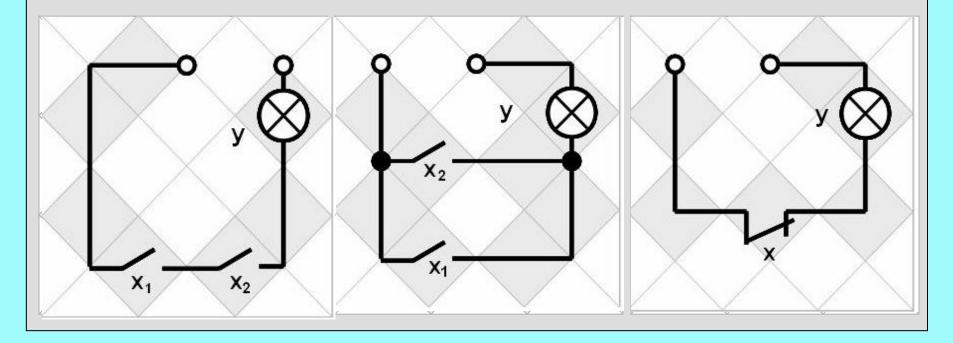
$$Y = X1 X2 | Y = X1 + X2$$

$$Y = \overline{X}$$

КОНЪЮНКТОР

ДИЗЪЮНКТОР

ИНВЕРТОР



Таблицы истинности

$$Y = \overline{X}$$

X1	X2	Υ
0	0	0
0	1	1
1	0	1
1	1	1

Υ
1
0

Логические элементы

$$Y = X1*X2$$

$$Y = X1^* X2$$
 $Y = X1 + x2$

$$Y = X$$

КОНЪЮНКТОР

ДИЗЪЮНКТОР

ИНВЕРТОР

